

<<CPLD数字电路设计>>

图书基本信息

书名：<<CPLD数字电路设计>>

13位ISBN编号：9787900637260

10位ISBN编号：7900637265

出版时间：2001-10-1

出版时间：清华大学

作者：廖裕评,陆瑞强

页数：551

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CPLD数字电路设计>>

内容概要

本书介绍了美国ALTERA公司MAX+Plus 软件的使用与数字电路的设计方法，内容包括：MAX+Plus 编辑器的使用、组合逻辑电路设计、算术逻辑电路设计等。

注:此定价含光盘.

<<CPLD数字电路设计>>

书籍目录

- 一, 简介
- 二, 如何使用MAX + PlusII编辑器
- 三, 组合逻辑电路设计范例
- 四, 算术逻辑电路设计范例
- 五, 时序逻辑电路设计范例
- 六, 计数器设计范例
- 七, 移位寄存器设计范例
- 八, 综合应用
- 九, 器件烧写
- 附录A, MAX + PlusII所附的旧式函数
- 附录B, MAX + PlusII所附的参数式参数
- 附录C, 本书范例函数

<<CPLD数字电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>