

<<集成电路设计VHDL教程>>

图书基本信息

书名：<<集成电路设计VHDL教程>>

13位ISBN编号：9787900118233

10位ISBN编号：7900118233

出版时间：2002-8

出版时间：北京希望电子出版社

作者：赵俊超

页数：441

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<集成电路设计VHDL教程>>

内容概要

本书由18章组成，内容包括VHDL程序设计基础、程序的基本结构；VHDL数据、属性、表达式和主要描述语句；信号与延迟；VHDL模型的基本结构、子程序和连接配置；基本组合道路和时序电路的VHDL模型；有限状态机；系统仿真；逻辑综合与设计实现；以及系统设计实例等。

<<集成电路设计VHDL教程>>

书籍目录

- 1, 引言
 - 2, VHDL程序基本结构
 - 3, VHDL数据和表达式
 - 4, VHDL主要描述语句
 - 5, 属性
 - 6, 信号与延迟
 - 7, VHDL模型的基本结构
 - 8, 配置
 - 9, 子程序
 - 10, VHDL程序设计基础
 - 11, 基本组合电路的VHDL模型
 - 12, 基本时序电路的VHDL模型
 - 13, 有限状态机
 - 14, 系统设计实例
 - 15, 系统仿真
 - 16, 逻辑综合与设计实现
 - 17, MAX+PlusII使用入门
 - 18, Xilinx Foundation Series ISE 3.1i简介
- 附录A VHDL保留字
附录B VHDL语法总结
附录C VHDL英汉名语对照表
附录D 部分PLD厂家主流芯片介绍

<<集成电路设计VHDL教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>