

<<DSP应用设计综合实验>>

图书基本信息

书名：<<DSP应用设计综合实验>>

13位ISBN编号：9787811406962

10位ISBN编号：7811406969

出版时间：2013-1

出版时间：浙江工商大学出版社

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<DSP应用设计综合实验>>

书籍目录

第1章 绪论 1.1 概述 1.2 可编程DSP芯片 1.3 TMS320系列DSP概述 1.4 DSP系统设计概要 1.5 习题与思考题
第2章 TMS320C54x的硬件结构 2.1 TMS320C54x简介 2.2 总线结构 2.3 中央处理单元 (CPU) 2.4 存储器和I/O空间 2.5 中断系统 2.6 习题与思考题 第3章 TMS320C54x指令系统 3.1 汇编源程序格式 3.2 指令集符号与意义 3.3 寻址方式 3.4 指令系统 3.5 习题与思考题 第4章 DSP集成开发环境 (CCS) 4.1 CCS集成开发环境简介 4.2 CCS仿真 4.3 DSP/BIOS的功能 4.4 习题与思考题 第5章 DSP基本实验 (验证性实验) 5.1 实验系统介绍 5.2 实验环境的建立 5.3 CCS使用实验 5.4 片上资源应用实验 5.5 DEC板卡应用实验 5.6 异步串口通讯实验 5.7 音频实验、A/D采样实验 第6章 DSP算法实验 (设计性实验) 6.1 有限冲击响应滤波器 (FIR) 算法实验 6.2 无限冲击响应滤波器 (IIR) 算法实验 6.3 快速傅立叶变换 (FFT) 算法实验 6.4 卷积算法实验 6.5 自适应滤波器算法实验 6.6 语音信号采集与分析实验——回声实验 6.7 音频滤波实验 参考文献

<<DSP应用设计综合实验>>

章节摘录

版权页：插图：其中，保护位用作计算时的数据位余量，以防止诸如自相关那样的迭代运算时溢出AG、BG、AH、BH、AL和BL都是存储器映射寄存器，在保存和恢复文本时，可用PSHM或POPM指令将它们压入堆栈或从堆栈中弹出，用户可以通过其他的指令，寻址0页数据存储器（存储器映像寄存器），访问累加器的这些寄存器。

累加器A和B的差别仅在于累加器A的31~16位可以作为乘法器的一个输入。

（1）保存累加器的内容，用户可以利用STH、STL、STLM和SACCD等指令或者用并行存储指令，将累加器中的内容进行移位操作，右移时，AG和BG中的各数据位分别移至AH和BH；左移时，AL和BL中的各数据位分别移至AH和BH，低位添0。

（2）累加器移位和循环移位，进位位对累加器内容进行移位或循环移位可使用下列指令：SFTA（算术移位）；SFTL（逻辑移位）；SFTC（条件移位）；ROL（累加器循环左移）；ROR（累加器循环右移）；ROLTC（累加器带TC位循环左移）。

在执行SFTA和SFTL指令时，移位数定义为—16

<<DSP应用设计综合实验>>

编辑推荐

《DSP应用设计综合实验》根据教学目标、知识特点和学生的接受能力确立《DSP应用设计综合实验》的学习重点和难点，让目标更明确。

通过对旧知识的回顾和归纳，为学生理解和消化所要学的新知识进行铺垫和过渡。

另外针对课本习题，不但给出了答案，还详细分析了解题思路，方便学生自学和教师备课。

<<DSP应用设计综合实验>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>