

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787811370287

10位ISBN编号：781137028X

出版时间：2008-1

出版时间：苏州大学

作者：王富东，陈蕾主编

页数：362

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

绪论、微型计算机的组成与工作原理、8086/8088微处理器、半导体存储器、8086/8088的指令系统等。
可供广大读者参考。

<<微机原理与接口技术>>

书籍目录

第1章 绪论 1.1 计算机的发展与应用 1.2 计算机中的各种信息与表示方法 1.2.1 常用数制及其相互转换 1.2.2 计算机中数据的表示与运算 1.2.3 计算机中信息的表示与编码 1.3 本课程的特点与学习方法 习题一第2章 微型计算机的组成与工作原理 2.1 逻辑代数与基本逻辑电路 2.1.1 逻辑电路 2.1.2 布尔代数与真值表 2.2 计算机的逻辑功能部件 2.2.1 逻辑运算部件 2.2.2 其他组合逻辑部件 2.2.3 触发器及暂存数据部件 2.2.4 算术逻辑单元(ALU) 2.3 计算机的组成与工作原理 2.3.1 计算机的组成与结构 2.3.2 计算机的工作原理 2.3.3 控制器的工作原理 2.4 微型计算机及微型计算机系统 2.4.1 微型计算机的组成 2.4.2 微型计算机系统的组成 2.4.3 微型计算机的特点与分类 习题二第3章 8086/8088微处理器 3.1 8086 / 8088微处理器的内部结构 3.1.1 8086 / 8088 CPU的内部结构 3.1.2 8086 / 8088 CPU的内部寄存器 3.2 8086 / 8088微处理器的引脚和工作时序 3.2.1 8086 / 8088 CPU的引脚 3.2.2 8086 / 8088 CPU的工作时序 3.3 8086 / 8088微处理器的存储器组织 3.3.1 存储器的结构 3.3.2 存储器的分段 3.3.3 物理地址和逻辑地址 3.3.4 堆栈 习题三第4章 半导体存储器 4.1 半导体存储器概述 4.1.1 存储器及其分类 4.1.2 半导体存储器芯片的内部结构 4.1.3 半导体存储器的主要性能指标 4.2 随机存取存储器RAM 4.2.1 静态随机存取存储器SRAM 4.2.2 动态随机存取存储器DRAM 4.3 只读存储器ROM 4.3.1 掩膜式ROM 4.3.2 可擦除只读存储器EPROM 4.3.3 电可擦除只读存储器E, PROM 4.4 存储器与CPU的连接 4.4.1 存储器与CPU连接中的一些问题 4.4.2 存储器与数据总线、控制总线的连接 4.4.3 存储器与地址总线的连接 4.4.4 存储器与CPU连接时的速度匹配 4.5 PC中的存储器 4.5.1 存储器的分层结构 4.5.2 内存条 习题四第5章 8086/8088的指令系统 5.1 指令与指令格式 5.1.1 指令的基本概念 5.1.2 指令的格式 5.2 8086 / 8088的寻址方式第6章 8086汇编语言程序设计第7章 中断系统第8章 输入/输出接口技术第9章 可编程接口芯片及其应用第10章 模拟量接口技术与应用第11章 高性能微处理器的先进技术与典型结构附录参考文献

<<微机原理与接口技术>>

编辑推荐

《面向21世纪高校教材·微机原理与接口技术》由苏州大学出版社出版。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>