

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787811290684

10位ISBN编号：7811290685

出版时间：2008-10

出版时间：黑龙江大学出版社

作者：高镇，韦超 主编

页数：257

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

随着计算机技术的发展, 计算机应用水平的不断提高, 社会对计算机的依赖也日益加强。信息技术的发展和水平已经成为一个国家发展的重要因素之一。

汇编语言是一种程序设计语言, 是除机器语言之外当今时空性最好、直接控制硬件底层能力最强的语言, 与硬件系统密切相关。

利用汇编语言可以编写出时空效率高的程序, 在某些领域, 汇编语言仍然是必不可少的编程语言之一。

由于汇编语言本身的特点, 学习汇编语言离不开实际的计算机系统, 本教材选择了当今广为流行的以Intel80x86系列的PC作为硬件平台, 讨论学习汇编语言程序设计相关的知识。

汇编语言程序设计是一门重要的专业设计课程。

在计算机科学与技术知识体系当中, “汇编语言程序设计”课程的教学内容属于计算机系统结构方面。

汇编语言配合“计算机组成原理”和“微机原理及接口技术”等相关课程, 帮助学生从软件角度理解计算机工作原理。

通过本课程的学习, 不仅可获得计算机系统中有关软件方面的基础知识, 而且可为将来从事计算机应用打下良好的理论和技术基础。

另外, 在本课程的学习过程中, 将涉及数制、二进制运算、逻辑运算、数据的存储等基础知识。

通过对汇编语言的学习, 学生能够比较全面地了解程序设计语言, 利于更深入地学习和应用高级语言。

随着高级语言的发展、可视化开发工具的应用, 汇编语言往往被应用程序开发人员所忽略, 其应用领域也逐渐萎缩。

但是, 作为一个面向机器的程序设计语言, 汇编语言具有直接有效控制硬件的能力, 能够编写出运行速度快、代码量小的高效程序, 在许多场合具有不可代替的作用, 例如操作系统的核心程序段、实时控制系统的软件等。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识 1.1 计算机概述 1.1.1 什么是电子计算机 1.1.2 电子计算机的发展 1.1.3 计算机的特点、分类与应用 1.2 数制与编码 1.2.1 数制及其相互转换 1.2.2 不同数制之间的转换 1.2.3 计算机中数据的单位 1.2.4 计算机中数据的表示 1.3 微型计算机系统的基本组成 1.3.1 计算机的硬件系统 1.3.2 计算机的软件系统 1.3.3 微型计算机的主要技术指标 1.4 汇编语言的特点 1.4.1 程序设计语言 1.4.2 汇编语言的特点 1.4.3 汇编语言使用的场合 小结 习题一

第2章 微处理器的组织结构 2.1 基本概念 2.1.1 指令执行周期 2.1.2 内存的读取 2.2 80x86和Pentium微处理器简介 2.2.1 80x86和Pentium微处理器的结构 2.2.2 IA-32三种运行模式 2.3 80x86和Pentium微处理器的寄存器结构 2.3.1 通用寄存器 2.3.2 指针及变址寄存器 2.3.3 段寄存器 2.3.4 控制寄存器 2.4 存储器 2.4.1 基本概念 2.4.2 存储器分段管理 2.4.3 实模式存储器寻址 2.4.4 保护模式存储器寻址 2.5 PC 操作系统的发展 2.5.1 MS—DOS 2.5.2 桌面Windows系统 2.5.3 Windows NT系列 2.5.4 红旗Linux 2.6 DOS内存布局 小结 习题二

第3章 微型机寻址方式与指令系统 3.1 微型机的寻址方式 3.1.1 数据寻址方式 3.1.2 程序存储器寻址方式 3.2 微型机的指令系统 3.2.1 数据传送指令 3.2.2 算术运算指令 3.2.3 十进制算术运算指令 3.2.4 逻辑指令 3.2.5 串处理指令 3.2.6 处理机控制指令 小结 习题三

第4章 汇编语言程序结构 4.1 汇编语言语句格式.....第5章 基本结构程序设计第6章 子程序结构

第7章 高级汇编语言技术第8章 中断与输入输出 第9章 汇编语言与高级语言的混合编程 参考文献附录A ASCII码表附录B 动态调试程序DEBUG附录C INT 21 H 常用DOS功能调用中断附录D BIOS中断调用附录E 8088/8086指令系统表附录F 伪操作表

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>