

<<汇编语言程序设计图文教程>>

图书基本信息

书名：<<汇编语言程序设计图文教程>>

13位ISBN编号：9787811245622

10位ISBN编号：7811245620

出版时间：2009-3

出版单位：北京航空航天大学

作者：朱兵//彭宣戈

页数：366

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计图文教程>>

前言

汇编语言是计算机能够提供给程序员使用的最快而又最有效的语言，也是能够直接控制计算机硬件的唯一语言。

对于编写高性能的系统软件和应用软件，汇编语言是最有效的语言之一。

对于高等院校计算机专业的学生，“汇编语言程序设计”是一门必修的专业基础课程。

通过该课程的学习，能够使學生深入理解计算机内部完成各种复杂操作和运算的基本原理。

该课程对于培养学生掌握程序设计基本技能和调试技术也十分重要。

同时，汇编语言的主要应用领域是工业控制，而工业控制中使用的计算机和单片机有很多具有与8086/8088相似的结构。

例如Intel公司的MCS51单片机与8086/8088计算机结构非常相似，并且指令系统也几乎相同。

因此，本书介绍的8086/8088汇编语言也是为掌握工控机的应用铺平道路。

可以说，学习汇编语言与计算机硬件系统是相辅相成的。

本书的目的就是使读者通过熟练掌握汇编语言而进入工控领域。

全书共分9章。

第1章介绍汇编语言的基础知识与基本概念。

第2章介绍8086/8088 CPU的内部结构，以及汇编语言程序上机调试的方法和手段。

第3章介绍8086/8088 CPU的寻址方式及指令系统。

第4章介绍伪指令。

第5章介绍汇编语言程序设计方法。

第6章介绍输入/输出方法。

第7章介绍中断与基本输入/输出系统BIOS。

第8章介绍高级汇编语言技术，包括宏汇编、结构及条件汇编等。

第9章介绍80386汇编语言程序设计基础。

本书由朱兵、彭宣戈任主编，章谋、冷明任副主编。

其中第1章由江西省公安专科学校肖斌编写；第2章由深圳市警察训练学校李莉编写；第3章由井冈山大学王晓军编写；第4章由江西华忆电子工业中等专业学校章谋编写；第5章由井冈山大学朱兵编写；第6章由井冈山大学曾小芸编写；第7章由井冈山大学周旭艳编写；第8章由井冈山大学谭彬编写；第9章由井冈山大学冷明编写；附录由井冈山大学彭宣戈编写。

全书由朱兵、彭宣戈提出框架，并负责统稿。

本书在编写过程中参考了国内有关书籍资料，在此谨向有关作者表示衷心地感谢。

由于编者的水平有限，加之时间仓促，本书缺点和不当之处在所难免，欢迎广大教师、同行专家以及各位读者批评指正。

<<汇编语言程序设计图文教程>>

内容概要

汇编语言是计算机科学与技术专业学生的必修专业基础课程，汇编语言的应用在系统软件开发、实时控制和实时处理领域中有着重要的地位。

本书以Intel 8086 / 8088 CPU为核心，全面介绍汇编语言的相关知识，阐述汇编语言程序设计的方法及技巧。

本书在大量实例中均配以相应图片解释，使读者对每个实例的操作全过程一目了然，更容易理解和掌握汇编语言。

本书可作为高等院校、高职高专计算机与相关专业的教材，也可作为相关工程技术人员及自学者的参考书。

<<汇编语言程序设计图文教程>>

书籍目录

第1章 概述 1.1 汇编语言概述 1.1.1 机器语言 1.1.2 汇编语言 1.1.3 高级语言 1.1.4 3种语言的特点比较 1.2 计算机中数据和字符的表示 1.2.1 数制 1.2.2 计算机中的数据单位 1.2.3 编码 1.2.4 有符号数的表示法 1.2.5 二进制数运算 1.3 Intel系列CPU简介 1.3.1 4 / 8位微处理器 1.3.2 16位微处理器 1.3.3 32位CPU 1.3.4 CPU发展趋势 习题第2章 8086 / 8088 CPU的内部结构与汇编语言程序上机 2.1 8086 / 8088 的功能结构 2.2 8086 / 8088 的寄存器结构 2.3 存储器结构与堆栈 2.4 汇编语言程序的调试 2.5 DEBUG命令的使用 习题第3章 8086 / 8088指令系统第4章 伪指令第5章 汇编语言程序设计第6章 输入 / 输出方法第7章 中断与基本输入 / 输出系统BIOS第8章 高级汇编语言程序设计第9章 80386汇编程序设计基础附录

<<汇编语言程序设计图文教程>>

章节摘录

第1章 概述 程序设计语言是开发计算机各种软件的工具，它经历了由低级语言到汇编语言，再到高级语言的发展过程。

其中，汇编语言是一种能够充分利用计算机硬件特性的低级语言，它与计算机的结构有着非常紧密的联系。

虽然高级语言能够实现绝大部分机器语言可以实现的功能，但汇编语言还是经常被用来改进计算机软件和硬件控制系统的工作效率，以及用于高级语言的程序调试，为计算机系统提供高速、高效的代码。

因此学习和掌握汇编语言程序设计的内部细节对于计算机的学习非常有益。

1.1 汇编语言概述 自从第1台计算机ENIAC于1946年诞生以来，计算机的发展经历了电子管、晶体管、集成电路和超大规模集成电路4代，目前正朝着智能化的第5代计算机发展。计算机的应用已渗透到社会和生活的各个领域，人们与计算机进行交流的“语言”也经历了机器语言、汇编语言和高级语言3个重要阶段的发展，正朝着“自然语言”的方向发展。

1.1.1 机器语言 机器语言是一种计算机能直接识别和执行的用二进制代码表示的机器指令的集合。

程序设计者利用它可以直接控制计算机的硬件。

机器语言具有直接执行和速度快等特点。

不同型号的计算机其机器语言是不相通的，即按照某种型号计算机的机器指令系统编制的程序，不能在另一种型号的计算机上执行。

<<汇编语言程序设计图文教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>