

<<EDA技术与可编程器件的应用>>

图书基本信息

书名：<<EDA技术与可编程器件的应用>>

13位ISBN编号：9787811242263

10位ISBN编号：7811242265

出版时间：2007-10

出版时间：北京航大

作者：包明

页数：422

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<EDA技术与可编程器件的应用>>

内容概要

本书结合EDA技术和可编程器件的最新发展,对电路仿真技术、EDA技术及可编程数字和模拟器件的设计应用进行了系统和全面的介绍。

全书介绍了电路级仿真的Multisim8仿真软件,Altera公司的可编程逻辑器件和Lattices公司的在系统可编程模拟器件的开发应用,以及EDA开发工具Max—plus II、Quartus II和PAC—Design等软件的使用。还系统地介绍了硬件描述语言VHDL和AHDL以及数字系统的设计方法和综合性的应用实例,具有一定的实用价值。

本书可作为高等院校电子、机电和自动化等专业本科生或研究生的教材或参考书。也可作为从事电子产品开发的工程技术人员的技术参考资料。

<<EDA技术与可编程器件的应用>>

书籍目录

第1章 绪论 1.1 EDA技术 1.2 EDA技术的基本特征及工具 1.3 硬件描述语言概述 1.4 可编程ASIC特点及发展趋势 1.5 集成电路的设计流程 1.6 EDA技术的发展趋势第2章 电子设计工作台概述 2.1 EWB与Multisim简术 2.2 Multisim操作界面 2.3 仪器仪表的使用 2.4 电路原理图的建立 2.5 电路信息的输入/输出方式第3章 Multisim元件库与元件 3.1 Multisim的元件库 3.2 Multisim的元件 3.3 元器件的管理第4章 电路仿真及分析 4.1 电路的基本分析方法 4.2 电路特性的高级分析方法 4.3 后处理器 4.4 Multisim应用实例第5章 可编程逻辑器件概述 5.1 可编程逻辑器件的分类 5.2 可编程逻辑器件的基本结构 5.3 可编程逻辑器件的编程元件 5.4 边界扫描测试技术 5.5 CPLD/FPGA的基本结构及特点 5.6 编程与配置第6章 可编程逻辑器件集成开发工具——MAX+PLUS II第7章 硬件描述语言AHDL第8章 硬件描述语言VHDL第9章 CPLD/FPGA嵌入式开发工具——Quartus II第10章 数字系统设计及实例第11章 在系统可编程模拟器件及其开发工具第12章 在系统可编程模拟器件的应用参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>