

<<单片机原理与应用设计>>

图书基本信息

书名：<<单片机原理与应用设计>>

13位ISBN编号：9787811242058

10位ISBN编号：7811242052

出版时间：2007-11

出版时间：7-81124

作者：蒋辉平

页数：222

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<单片机原理与应用设计>>

内容概要

本书以51单片机为核心，详细介绍了单片机的原理及应用，内容包括单片机概述、单片机结构及工作原理、指令系统、汇编语言程序设计、中断系统、定时器/计数器、单片机串行数据通信、单片机系统扩展与接口技术、C51语言简介等。

本书内容精炼，实例丰富，深入浅出，讲解详尽，编排合理，可作为本专科院校电子信息、自动控制、通信、计算机等专业的教材或教学参考书，也可以作为单片机技术培训教材，亦适合初学者自学使用。

<<单片机原理与应用设计>>

书籍目录

第1章 概述 1.1 单片机概述 1.1.1 单片机的结构与工作原理 1.1.2 单片机的特点 1.1.3 单片机的发展概况 1.2 单片机的应用 1.3 单片机的分类 1.3.1 CISC与RISC单片机 1.3.2 数字信号处理器 1.3.3 基于ARM核的32位单片机 1.4 部分单片机系列简介 1.4.1 MCS-51及其兼容的单片机系列 1.4.2 TI公司的MSP430系列单片机 1.4.3 Freescale公司的M68HC08系列单片机 1.4.4 Microchip公司的PIC系列单片机 1.4.5 Atmel公司的AVR系列单片机 第2章 单片机结构及工作原理 2.1 单片机基本结构 2.2 单片机工作原理 2.2.1 运算器 2.2.2 控制器 2.2.3 指令执行过程 2.3 单片机的引脚 2.4 存储器结构 2.4.1 存储器结构 2.4.2 程序存储器 2.4.3 数据存储器 2.4.4 特殊功能寄存器 2.5 并行I/O端口结构 2.5.1 P0口 2.5.2 P1口 2.5.3 P2口 2.5.4 P3口 2.6 CPU时序及时钟电路 2.6.1 CPU时序及有关概念 2.6.2 振荡器和时钟电路 2.7 单片机工作方式 2.7.1 复位方式 2.7.2 低功耗方式 第3章 指令系统 3.1 指令系统概述 3.2 寻址方式 3.2.1 指令格式中符号意义说明 3.2.2 寻址方式介绍 3.3 指令系统 3.3.1 数据传送类指令 3.3.2 算术运算类指令 3.3.3 逻辑运算类指令 3.3.4 控制转移类指令 3.3.5 位操作类指令 3.3.6 伪指令 第4章 汇编语言程序设计 4.1 汇编程序设计概述 4.2 汇编程序设计举例 4.2.1 顺序程序设计 4.2.2 分支程序设计 4.2.3 循环程序设计 4.2.4 子程序设计 4.3 编程举例 4.3.1 算术运算类程序 4.3.2 数据排序程序 4.3.3 数码转换程序 4.3.4 数字滤波程序..... 第5章 中断系统 第6章 定时器/计数器 第7章 单片机串行数据通信 第8章 单片机系统扩展与接口技术 第9章 C51语言简介 第10章 超声波温度、温度控制系统 第11章 城市公交车无线自动报站系统 附录A 89S51指令表 附录B ASCII码表 参考文献

<<单片机原理与应用设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>