

<<USB2.0与OTG规范及开发指南>>

图书基本信息

书名：<<USB2.0与OTG规范及开发指南>>

13位ISBN编号：9787810774567

10位ISBN编号：7810774565

出版时间：2004-9

出版时间：第1版(2004年1月1日)

作者：周立功

页数：550

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<USB2.0与OTG规范及开发指南>>

内容概要

本书详细说明了USB2.0与OTG规范的内容。

介绍了USB的术语、缩写及产生背景；USB规范的基本知识，包括USB总线的结构体系概述和USB数据流模型；USB接口的机械特性，主要说明其外壳和PCB开发的问题；USB总线的电气规范；USB总线的协议层和设备结构；USB主机的硬件和软件开发；USB集线器规范及OTG规范。

本书适于参与USB接口开发的电子工程师和机械工程师参考。

<<USB2.0与OTG规范及开发指南>>

书籍目录

第1章 术语和缩写第2章 绪论2.1 动因2.2 规范的目的2.3 文档的范围2.4 USB产品的兼容性2.5 文档结构第3章 背景3.1 通用串行总线的目标3.2 应用范围的分类3.3 特性第4章 结构体系概述4.1 USB系统描述4.2 物理接口4.3 电源4.4 健壮性4.6 系统配置4.7 数据流类型4.8 USB设备4.9 USB主机——硬件和软件4.10 体系结构的扩展第5章 USB数据流模型5.1 开发人员的观点5.2 总线拓扑5.3 USB通信流5.3.1 设备端点5.3.2 管道5.3.3 帧和微观型帧5.4 传输类型5.4.1 控制传输5.4.2 同步传输5.4.3 中断传输5.4.4 批量传输5.5 高速、高带宽端点5.6 分离处理5.7 传输的总线访问5.7.1 传输管理5.7.2 处理跟踪5.7.3 总线时间5.7.4 设备/软件缓冲区大小5.7.5 总线带宽的回心5.8 对同步传输的特别考虑5.8.1 非USB同步应用的实例5.8.2 USB时钟模型5.8.3 时钟同步5.8.4 同步设备5.8.5 数据预缓冲5.8.6 SOF跟踪5.8.7 错误处理5.8.8 速率匹配的缓冲第6章 机械特性6.1 体系结构概述6.1.1 可识别的连接器协议6.1.2 电缆组件6.2 连接器的机械配置和材料要求6.3 电缆的机械结构和材料要求6.4 电气、机械和环境的一致标准6.5 USB接地6.6 PCB参考图第7章 电气规范7.1 信号规范7.1.1 USB驱动器的特性7.1.2 数据信号的上升和下降、眼孔图样7.1.3 电缆时滞7.1.4 接收器特性.....第8章 协议层第9章 USB设备的结构第10章 USB——硬件和软件第11章 集线器规范第12章 OTG规范附录 A 处理举例附录 B 关于状态机的范例声明附录 C 复位协议状态图表附录 D 相关芯片开发工具

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>