

<<Intel 16位单片机>>

图书基本信息

书名：<<Intel 16位单片机>>

13位ISBN编号：9787810771979

10位ISBN编号：7810771973

出版时间：2002年1月1日

出版时间：北京航空航天大学出版社

作者：徐爱卿

页数：494

字数：717000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Intel 16位单片机>>

内容概要

8位、16位和32位单片机各有其适用的领域。

16位单片机特别适用于复杂的、实时性要求较高的自动控制系统、数据采集系统、一般的信号处理系统和高级智能仪器。

本书基于丰富的资料，全面介绍了Intel公司MCS96系列16位单片机（从8096至80C196NT），重点描述了8096、80C196KB、80C196KC和80C196MC的硬件结构以及MCS96系列的指令系统。

书中给出的丰富的应用实例有助于读者进一步掌握单片机主要资源的使用方法。

本书可作为大专院校有关专业本科生和研究生的教学参考书，更是从事单片机应用的广大科技工作者的必备的实用参考资料。

<<Intel 16位单片机>>

书籍目录

1 绪论 1.1 单片机的发展概貌 1.2 MCS96系列单片机产品概貌 1.3 有关本书的一些说明 2 8096的体系结构和硬件描述 2.1 8096的芯片型号 2.2 8096的框图和主要性能特点 2.3 中央处理器CPU 2.3.1 CPU总线 2.3.2 RALU 2.3.3 CPU 寄存器阵列 2.3.4 CPU 的基本操作 2.4 时钟信号 2.5 存储器空间 2.5.1 内部RAM空间 2.5.2 保留的存储空间 2.5.3 内部ROM/EPROM 2.6 寄存器控制器 2.7 系统总线和存储器的扩展 2.7.1 外部存储器操作时序 2.7.2 读信号RD 2.7.3 写信号WR 2.7.4 就绪信号READY 2.7.5 总线工作方式和芯片配置寄存器 2.8 软件概述 2.8.1 操作数类型 2.8.2 寻址方式 2.8.3 程序状态字 2.8.4 指令系统概述 2.9 中断系统 2.9.1 中断源 2.9.2 中断控制 2.9.3 中断优先级控制 2.9.4 中断禁区 2.9.5 中断响应时间 2.10 定时器 2.10.1 定时器1 2.10.2 定时器2 2.10.3 定时器中断 2.11 高速输入器 2.11.1 HSI事件形式寄存器 2.11.2 FIFO队列寄存器 2.11.3 HSI中断 2.11.4 HSI中数据的读取和状态寄存器 2.11.5 HSI引脚功能控制 2.11.6 HSI原理回顾 2.11.7 HSI的软件设计 2.12 高速输出器 2.12.1 HSO CAM阵列 2.12.2 HSO状态 2.12.3 HSO的清除 2.12.4 HSO中采用定时器2 2.12.5 HSO中断 2.12.6 软件定时器 2.13 A/D转换器 2.13.1 A/D转换器框图 2.13.2 A/D命令寄存器 2.13.3 A/D结果寄存器 2.13.4 A/D转换过程 2.13.5 A/D转换程序举例 2.13.6 A/D转换精度 2.13.7 A/D转换器输入电路 2.13.8 提高A/D转换器的分辨率3.1概述 4 MCS96指令系统详述 5 应用实例 6 速查资料 参考文献

<<Intel 16位单片机>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>