

## <<PIC16F87X数据手册>>

### 图书基本信息

书名：<<PIC16F87X数据手册>>

13位ISBN编号：9787810770484

10位ISBN编号：7810770489

出版时间：2001-6

出版时间：北京航空航天大学出版社

作者：Microchip Technology Inc

页数：224

字数：384000

译者：刘和平

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<PIC16F87X数据手册>>

### 内容概要

本书按美国Microchip Technology公司（美国微芯科技股份有限公司）推出的中档8位单片机系列芯片中的PIC16F87X英文数据手册《PIC16F87X DATA SHEET》（2001年最新版本）翻译而成。主要介绍这种芯片的各个功能模块的构成和性能，以及应用的方法和简单例程等。本书对单片机的用户和开发者有着十分重要的参考价值，也是单片机学习者的一本必要的参考资料。

## &lt;&lt;PIC16F87X数据手册&gt;&gt;

## 书籍目录

第1章 单片机概述第2章 存储器组织结构 2.1 程序存储器的组织结构 2.2 数据存储器的组织结构 2.2.1 通用寄存器组 2.2.2 专用寄存器 2.3 程序计数器PCL和PCLATH 2.3.1 GOTO指令 2.3.2 堆栈 2.4 程序存储器的分页 2.5 间接寻址, INDF和FSR寄存器第3章 I/O端口 3.1 PORTA端口和TRISA寄存器 3.2 PORTB端口和TRISB寄存器 3.3 PORTC端口和TRISC寄存器 3.4 PORTD端口和TRISD寄存器 3.5 PORTE端口和TRISE寄存器(地址89h) 3.6 并行从动端口第4章 数据存储器EEPROM和程序存储器FLASH 4.1 EECON1和EECON2寄存器 4.2 从数据存储器EEPROM读数据 4.3 向数据存储器EEPROM写数据 4.4 读程序存储器FLASH 4.5 写程序存储器FLASH 4.6 写校验 4.7 误写操作保护 4.8 代码保护情况下的操作 4.9 程序存储器FLASH写保护第5章 定时器/计数器TMR0 5.1 TMR0中断 5.2 TMR0的外部时钟使用 5.3 前分频器第6章 定时器/计数器TMR1 6.1 Timer1定时器工作方式 6.2 Timer1计数器工作方式 6.3 Timer1同步计数器工作方式 6.4 异步计数器工作方式 6.5 TMR1振荡器 6.6 用CCP触发输出对TMR1复位清零 6.7 TMR1寄存器(TMR1H : TMR1L)的复位 6.8 TMR1前分频器第7章 定时器/计数器TMR2 7.1 TMR2的前分频器和后分频器 7.2 TMR2的输出第8章 捕捉/比较/脉宽调制PWM(CCP)模块 8.1 捕捉工作方式 8.1.1 CCP引脚设定 8.1.2 TMR1工作方式选择 8.1.3 软件中断 8.1.4 CCPUE前分频器 8.2 比较工作方式 8.2.1 CCP引脚设定 8.2.2 TMR1方式选择 8.2.3 软件中断方式 8.2.4 特殊事件触发方式 8.3 脉宽调制工作方式 8.3.1 PWM周期 8.3.2 PWM工作循环周期 8.3.3 PWM操作设置第9章 主同步串行口 9.1 同步串行外围接口方式 9.1.1 主动方式 9.1.2 从动方式 9.2 主同步串行口的I2C总线操作 9.2.1 从动方式 9.2.2 支持通用地址寻址 9.2.3 休眠方式 9.2.4 复位影响 9.2.5 主控方式 9.2.6 多主机方式 9.2.7 I2C主控工作方式 9.2.8 波特率发生器 9.2.9 I2C主控工作方式启动状态时序图 9.2.10 I2C主控方式重启动状态时序图 9.2.11 I2C主控发送方式 9.2.12 I2C主控接收方式 9.2.13 应答信号位时序图 9.2.14 停止状态时序图 9.2.15 时钟仲裁 9.2.16 休眠工作方式 9.2.17 复位影响 9.2.18 多主机通信、总线冲突和总线仲裁 9.3 I2C总线连接时应考虑的因素第10章 可寻址的通用同步/异步收发器第11章 A/D转换器第12章 CPU的特殊功能第13章 指令系统概述第14章 开发系统第15章 电气特性第16章 DC和AC特性图表第17章 封装资料附录索引

<<PIC16F87X数据手册>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>