

<<VERILOG HDL实用教程>>

图书基本信息

书名：<<VERILOG HDL实用教程>>

13位ISBN编号：9787810652896

10位ISBN编号：7810652893

出版时间：1999-11

出版时间：电子科技大学出版社

作者：张明

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VERILOG HDL实用教程>>

内容概要

编辑推荐：本教材介绍在专用集成电路（ASIC:Application Specified Integrated Circuit）设计领域应用最广的硬件描述语言Verilog HDL。

掌握这种语言后，可以像编制一个软件程序一样对一个电子系统的结构或功能进行描述，通过功能仿真、逻辑综合、时序验证等一系列后续工作，借助电子设计自动化EDA（Electronic Design Automation）工具，

<<VERILOG HDL实用教程>>

书籍目录

- 第一章 电子系统设计与硬件描述语言
- 第二章 VerilogHDL设计入门
- 第三章 VerilogHDL基础知识
- 第四章 Verilog行为描述
- 第五章 Verilog系统函数与编译向导
- 第六章 Verilog结构描述（一）：门级描述
- 第七章 用户自定义元件（UDP）
- 第八章 Verilog结构描述（二）：开关级描述
- 第九章 Verilog设计错例与实例分析
- 第十章 面向综合的设计

<<VERILOG HDL实用教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>