

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787810537780

10位ISBN编号：7810537784

出版时间：2004-8

出版时间：湖南大学出版社

作者：彭华林等编

页数：333

字数：503000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书内容包括数字电路基础；逻辑门电路；组合逻辑电路；触发器；时序逻辑电路；脉冲波形的产生与整形；半导体存储器；数/模与模/数转换；可编程逻辑器件，共九章，每章均有例题，其中多数章有（*号）一节为EWB虚拟仿真例题。

本书概念清楚，条理清晰，章节编排合理，每章有大量的思考题和习题，易于学习。

本书可作为电气信息类各专业大学本科“数字电子技术”课程的教材，也适用于高职高专及有关工程技术人员自学参考。

书籍目录

第1章 数字电路基础 1.1 数字电路的基本概念 1.2 数制与码制 1.3 逻辑代数基础 1.4 正负逻辑及逻辑符号的变换 本章小结 思考题和习题第2章 逻辑门电路 2.1 基本逻辑门电路 2.2 TTL逻辑门电路 2.3 CMOS门电路 2.4 集成逻辑门电路的应用 2.5 EWB电路仿真例题 本章小结 思考题和习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析与设计 3.3 常用规模组合逻辑电路 3.4 组合逻辑电路中的竞争冒险 3.5 EWB电路仿真例题 本章小结 思考题和习题第4章 触发器 4.1 基本触发器 4.2 主从触发器 4.3 边沿触发器 4.4 集成触发器 4.5 EWB电路仿真例题 本章小结 思考题和习题第5章 时序逻辑电路 5.1 时序逻辑电路的基本概念 5.2 时序逻辑电路的一般分析方法 5.3 计数器 5.4 数码寄存器与移位寄存器 5.5 时序逻辑电路的设计方法 5.5 EWB电路仿真例题 本章小结 思考题和习题第6章 脉冲波形的产生与整形 6.1 集成555定时器 6.2 施密特触发器 6.3 多谐振荡器 6.4 单稳态触发器 6.5 EWB电路仿真例题 本章小结 思考题和习题第7章 半导体存储器 7.1 概述 7.2 随机存取存储器 (RAM) 7.3 只读存储器 (ROM) 7.4 EWB电路仿真例题 本章小结思考题和习题第8章 数/与模与模/数转换第9章 可编程逻辑器件

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>