<<数字电路与逻辑设计>>

图书基本信息

书名:<<数字电路与逻辑设计>>

13位ISBN编号: 9787810408714

10位ISBN编号:7810408712

出版时间:2000-01

出版时间:中国矿业大学出版社

作者:曹国清

版权说明:本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com

<<数字电路与逻辑设计>>

内容概要

内容简介

本书是在近年来教学改革与实践的基础上,根据教学基本要求编写的。

全书共分十一章,包括数制与编码、逻辑代

数基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、数字系统设计基础、脉冲波形的 产生与整形、半导体存

贮器及可编程逻辑器件、数模和模数转换、数字逻辑电路综合应用举例。

每章之后有思考题与习题,可供选用。

本书可作为计算机、自动控制、通信、电子等专业本科和大专的技术基础课教材。可根据不同需要适当取舍有关章节,以满足不同专业和不同层次的教学要求。 本书还可供有关工程技术人员参考阅读。

<<数字电路与逻辑设计>>

书籍目录

	_
	₹.
\blacksquare	71

绪言

第一章 数制与编码

- 1.1 进位计数制
- 1.2 数制转换
- 1.3 数的原码、反码及补码表示
- 1.4 编码

思考题与习题

第二章 逻辑代数基础

- 2.1 逻辑变量与逻辑函数
- 2.2 逻辑代数的基本公式和规则
- 2.3 逻辑函数的化简

思考题与习题

第三章 逻辑门电路

- 3.1基本逻辑门电路
- 3.2 TTL集成门电路
- 3.3 MOS集成门电路

思考题与习题

第四章 组合逻辑电路

- 4.1 组合逻辑电路的一般分析方法
- 4.2 组合逻辑电路的设计方法
- 4.3 常用集成组合电路
- 4.4 组合逻辑电路中的竞争与险象

思考题与习题

第五章 集成触发器

- 5.1 基本触发器
- 5.2 钟控Rs触发器
- 5.3 主从JK触发器
- 5.4 边沿触发器
- 5.5 CMOS触发器
- 5.6 不同类型触发器之间的转换

思考题与习题

第六章 时序逻辑电路

- 6.1 时序电路的特点
- 6.2 时序电路的状态表和状态图
- 6.3 常用时序逻辑部件
- 6.4 时序电路的分析和设计
- 6.5 时序电路中的竞争与险象

思考题与习题

第七章 数字系统设计基础

- 7.1 数字系统的一般构成
- 7.2 自上而下的设计方法
- 7.3 AsM图符号
- 7.4 ASM图的硬件实现
- 7.5 用ASM图实现小型数字系统的设计

<<数字电路与逻辑设计>>

思考题与习题

第八章 脉冲波形的产生与整形

8.1 555定时器及其基本应用

8.2 集成门构成的脉冲单元电路

思考题与习题

第九章 半导体存贮器及可编程逻辑器件

9.1 半导体存贮器

9.2 可编程逻辑器件及其应用

思考题与习题

第十章 数模和模数转换

10.1 D/A转换器

10.2 A/D转换器

思考题与习题

第十一章 数字逻辑电路综合应用举例

11.1 简易计算器

11.2 数字频率计

11.3 可编程字符显示器

11.4 数字电压表

参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com