

<<MCS-51/96系列单片机原理及应>>

图书基本信息

书名：<<MCS-51/96系列单片机原理及应用>>

13位ISBN编号：9787810126243

10位ISBN编号：7810126245

出版时间：1996-4

出版时间：北京航空航天大学出版社

作者：孙涵芳

页数：409

字数：677000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<MCS-51/96系列单片机原理及应>>

### 内容概要

在单片微型计算机世界中，8位机将在今后相当长的一段时期内占主导地位，而Intel的MCS—51系列单片机被公认为8位机的工业标准，一直分享着全球最大的市场份额。

本书以主要篇幅全面地叙述了MCS—51系列内核(8051)的硬件结构、组成原理和指令系统，并详细地介绍了该系列产品的各种外围功能。

全书还包含有丰富的应用实例，其中实用程序部分可为读者在开发软件时提供捷径。

书中结合应用实例向读者介绍了一些新型器件，如Flash(快速擦写)存储器 and 通用可编程外围接口芯片PSD3XX等。

最后一章简述了MCS—96系列16位单片机。

本书在原版本的基础上修改和新增加了的50%的内容，既保留了老版本的基本框架和精华，又反映了当代最新技术和发展成果，尽可能地照顾到各层次的读者群体。

本书的特点是深入浅出，阐述透彻、清晰，可读性好，实用性强。

适宜于从事单片机应用，特别是计算机外设、家用电器、测控系统和智能仪器等领域的工程技术人员阅读，也可作为大专院校有关专业本科生和研究生的教学参考书以及备类培训班的教材。

## <<MCS-51/96系列单片机原理及应>>

### 书籍目录

第一章 MCS-51系列单片机的基本硬件结构 1.1 MCS-51单片机概貌 1.2 MCS-51单片机的主要性能特点  
1.3 8015的内部总体结构 1.4 8015的引脚描述 1.5 存贮器配置 1.6 振荡器、时钟电路和CPU时序 1.7 输入/  
输出端口 1.8 定时器/计数器 1.9 串行接口 1.10 中断 1.11 单步操作 1.12 复位 1.13 低功耗操作方式 1.14 编  
程、程序验证与加密 1.15 寻址方式 1.16 布尔处理机第二章 MCS-51指令系统 2.1 MCS-51指令系统的分  
类及一般说明 2.2 数据传送类指令 2.3 算术操作类指令 2.4 逻辑操作类指令 2.5 控制程序转移类指令 2.6  
布尔变量操作类指令第三章 MCS-51单片机的系统扩展与应用 3.1 程序存贮器的扩展 3.2 数据存贮器的  
扩展 .....第四章 实用程序及其设计方法第五章 应用系统实例第六章 增强型单片机——RUP1-44第七章  
MCS-51系列新增的外设功能第八章 16位单片机——MCS-9参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>