

## <<EDA技术及实践>>

### 图书基本信息

书名：<<EDA技术及实践>>

13位ISBN编号：9787564311728

10位ISBN编号：756431172X

出版时间：2011-4

出版时间：西南交通大学出版社

作者：张彩珍 编

页数：267

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<EDA技术及实践>>

### 内容概要

张彩珍主编的《EDA技术及实践》在内容上选择了EDA开发平台软件Quartus

及Altera、Xilinx等公司的Cyclone系列、Stratix系列、Spartan系列等新型器件进行介绍；内容编排上结合分层次教学方法，注重EDA技术的基础知识介绍，并通过大量的实践加深对基础知识的理解，同时结合实验对实践内容进行强化。

## &lt;&lt;EDA技术及实践&gt;&gt;

## 书籍目录

## 第1章 EDA技术概述

- 1.1 EDA技术及其发展历程
- 1.2 EDA技术的实现目标和设计流程
- 1.3 EDA技术的特征和优势
- 1.4 EDA技术的发展趋势
- 1.5 EDA技术的主要内容及学习方法

## 第2章 FPGA / CPLD器件结构及应用

- 2.1 概述
- 2.2 简单低密度PLD器件的基本结构
- 2.3 典型FPGA器件的结构与工作原理
- 2.4 典型CPLD器件的结构与工作原理
- 2.5 可编程逻辑器件的测试技术
- 2.6 FPGA / CPLD器件配置
- 2.7 FPGA / CPLD产品概述
- 2.8 FPGA / CPLD器件标志及应用选择

## 第3章 Quartus 应用向导

- 3.1 设计流程
- 3.2 开发环境主界面
- 3.3 原理图设计输入
- 3.4 项目工程全编译
- 3.5 仿真
- 3.6 时序约束
- 3.7 器件编程 / 配置
- 3.8 Quartus 文本输入设计方法
- 3.9 宏功能模块与IP应用
- 3.10 高级功能的应用

## 第4章 VHDL结构与要素

- 4.1 概述
- 4.2 VHDL的基本结构
- 4.3 VHDL语言要素

## 第5章 VHDL基本语句

- 5.1 VHDL顺序语句
- 5.2 VHDL并行语句

## 第6章 EDA实践

- 6.1 组合逻辑电路设计实践
- 6.2 时序逻辑电路设计实践
- 6.3 存储器设计实践
- 6.4 状态机设计实践
- 6.5 EDA综合设计实践
- 6.6 EDA设计优化

## 第7章 EDA技术实验

- 7.1 EDA技术实验基本要求
- 7.2 1位全加器的设计实验
- 7.3 7段数码显示译码器设计
- 7.4 含异步清零和同步时钟始能的4位加法计数器设计

## <<EDA技术及实践>>

7.5 层次化设计的VHDL文本实现

7.6 数控分频器的设计

7.7 A / D采样控制器设计

7.8 流水线乘法累加器的混合输入设计

7.9 等精度频率计 / 相位计设计

第8章 EDA实验开发系统

8.1 GW48实验开发系统简介

8.2 Altera DE2开发板简介

参考文献

<<EDA技术及实践>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>