

<<微机系统原理及应用>>

图书基本信息

书名：<<微机系统原理及应用>>

13位ISBN编号：9787564105204

10位ISBN编号：7564105208

出版时间：2006-8

出版时间：东南大学出版社

作者：毛玉良

页数：328

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机系统原理及应用>>

内容概要

本书基础部分讨论了一般性问题，其中包括计算机中的数、码和常用电路，微处理器系统的基本结构和运行原理，微处理器、存储器和I/O的重要概念以及它们之间的相互关系。

应用部分以MCS-51微控制器为主，介绍了它的结构特点，存储器组织，指令系统及集成的定时、中断和串行通信等功能。

围绕MCS-51的总线及其时序，介绍了存储器和外围芯片的扩展技术，并强调与时序配合。

在存储器扩展部分介绍了各种译码方法。

在I/O扩展方面，重点介绍了典型接口的工作原理及其应用，本书对传统的外围接口芯片及其功能进行了仔细的取舍。

在以MCS-51为基础的汇编语言教学中，引入MCS-51宏汇编的规范，它支持多模块以及今后同C51高级语言的混合编程。

为了帮助初学者理解和掌握，汇编语言程序示例都尽可能完整地列出。

本书例题丰富、重点突出、循序渐进，力求通俗易懂，体系和内容安排来自于作者多年从事的微机课程教学的经验和体会。

书中大量例题来源于作者多年从事科研和工程技术的积累，实用性强，术语规范。

本书可作为普通高等学校非计算机专业本科学生的教材，也可作为成人高等教育的培训教材，还可供广大科技人员自学参考。

<<微机系统原理及应用>>

书籍目录

0 绪论1 计算机中的数和码 1.1 有限定长的二进制数 1.2 十进制数到二进制数的转换 1.3 带符号二进制数的表示及其运算 1.4 溢出及运算的有效性 1.5 BCD码 1.6 ASCII码2 常用数字电路 2.1 逻辑电路 2.2 译码电路 2.3 时序电路 2.4 三态门和总线驱动 2.5 数字电路设计中采用的先进技术3 微处理器 3.1 微处理器系统的组成 3.2 总线及总线时序 3.3 关于微处理器的基本概念 3.4 CPU的指令系统 3.5 CPU中的寄存器4 存储器与存储管理 4.1 存储器概述 4.2 存储器的组织.....5 计算机的输入/输出6 MCS-51系列微控制器7 MCS-51指令系统8 汇编语言程序设计9 MCS-51的定时器/计数器与中断系统10 MCS-51的串行通信11 MCS-51的总线12 MCS-51的存储器扩展电路13 I/O接口电路及其扩展14 模拟量的输入和输出15 C51高级语言编程16 Keil 51应用基础17 8086/8088微处理器体系结构

<<微机系统原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>