

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787564011284

10位ISBN编号：7564011289

出版时间：2007-6

出版时间：理工大学

作者：张建国

页数：214

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书主要内容有数制与码制、数字逻辑运算基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑脉冲波形的产生和交换、数模和模数转换器、半导体存储器和可编程逻辑器件及应用等。

在内容选取和安排上，编写时突出基本概念、基本理论和基本方法，主要讲述分析和设计的方法。为便于读者学习，着重讲清思路，交代方法，每章都有小结、习题和思考题，以帮助复习和巩固所学知识。

本书可作为电子信息工程、通信工程等相关专业本科生的教材，也可供从事电子技术的技术人员参考。

<<数字电子技术>>

书籍目录

第1章 绪论 1.1 概述 1.2 数制和码制 本章小结 习题和思考题第2章 数字逻辑基础 2.1 几个基本概念 2.2 逻辑代数及其运算 2.3 逻辑代数的公式和运算规则 2.4 逻辑函数及其表示方法 2.5 逻辑函数的公式化简法 2.6 逻辑函数的卡诺图化简法 本章小结 习题和思考题第3章 逻辑门电路 3.1 二极管与三极管的开关特性 3.2 1TrL集成门电路 3.3 CMOS集成逻辑门电路 3.4 门电路使用及连接的问题 本章小结 习题和思考题第4章 组合逻辑电路 4.1 组合逻辑电路的分析和设计方法 4.2 编码器和译码器 4.3 数据选择器与数据分配器 4.4 加法器和数值比较器 4.5 组合逻辑电路中的竞争冒险现象 本章小结 习题和思考题第5章 触发器 5.1 概述 5.2 基本触发器 5.3 触发器的逻辑功能 5.4 时钟触发器的结构及触发方式 5.5 集成触发器及其应用 本章小结 习题和思考题第6章 时序逻辑电路 6.1 概述 6.2 时序逻辑电路的分析方法 6.3 寄存器和移位寄存器 6.4 计数器 本章小结 习题和思考题第7章 脉冲波形的产生与变换 7.1 多谐振荡器 7.2 单稳态触发器 7.3 施密特触发器 7.4 555定时器及其应用 本章小结 习题和思考题第8章 数模和植辨转挽器 8.1 概述 8.2 数/模转换器(DAC) 8.3 模/数转换器(ADc)第9章 半导体存储器第10章 可编程逻辑器件及应用参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>