

<<数字逻辑设计实验与EDA技术>>

图书基本信息

书名：<<数字逻辑设计实验与EDA技术>>

13位ISBN编号：9787563511303

10位ISBN编号：756351130X

出版时间：2006-1

出版时间：北京邮电大学出版社

作者：延明/张亦华/肖冰编

页数：272

字数：458000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑设计实验与EDA技术>>

内容概要

本书主要介绍了数字电路的基本实验技术及实验技巧，现代电子设计自动化的硬件（PLD）和软件，以及它们的开发应用。

全书突出了电子设计自动化（EDA）的观念，并将先进的EDA技术引入数字实践环节，其内容包括：数字集成电路的测量技术，可编程逻辑器件的基本原理，MAX7000系列可编程逻辑器件应用，VHDL硬件设计语言及其开发软件MAX+plus 和Quartus ，Pspice，Multisim软件在数字电路实验中的应用，数字电路基本实验，数字系统与课程设计等。

本书同时注重将当前先进的数字技术引入教学并加以实施，使学生了解现代化数字技术飞速发展的信息与态势，培养学生创新理念。

本书可作为大学本科和专科通信、电子工程专业实验教材，也可作为从事电子工程技术工作的科技人员的参考用书。

<<数字逻辑设计实验与EDA技术>>

书籍目录

第1章 基本数字集成电路及其测量技术 1.1 器件的电气参数测量 1.2 组合电路及显示电路 1.3 时序电路 1.4 时钟产生电路和定时电路 1.5 模/数、数/模转换及应用 1.6 半导体存储器 1.7 数字电路的测量信号 1.8 实验基本技能第2章 可编程逻辑器件的基本原理 2.1 数字电路设计与EDA技术 2.2 可编程逻辑器件的基本概述 2.3 可编程逻辑器件的特点 2.4 可编程逻辑器件的分类 2.5 可编程逻辑器件的发展趋势 2.6 PLD电路的表示方法 2.7 低密度PLD的基本结构第3章 MAX700系列器件简介 3.1 MAX7000系列器件的技术性能和特点 3.2 MAX7000系列器件结构概述 3.3 逻辑阵列块 3.4 宏单元 3.5 扩展乘积项 3.6 可编程连线阵列 3.7 I/O控制块 3.8 可编程速度/功能控制 3.9 设计加密 3.10 MAX7000系列器件的输出配置 3.11 EPM7128SLC84-15主要引脚说明第4章 EDA工程设计语言 4.1 硬件描述语言简介 4.2 VHDL程序的基本结构第5章 MAX+plus 软件操作指南第6章 Quartus 4.0软件及应用第7章 Multisim7软件在数字电路实验中的应用 第8章 PSPICE软件在数字电路实验中的应用第9章 基本实验 第10章 现代数字系统设计第11章 数字系统设计课题附录 VHDL关键字参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>