

<<数字电路设计与数字系统>>

图书基本信息

书名：<<数字电路设计与数字系统>>

13位ISBN编号：9787563509942

10位ISBN编号：7563509941

出版时间：2005-1

出版时间：北京邮电大学出版社

作者：刘培植等编

页数：343

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路设计与数字系统>>

内容概要

本书系统地介绍了数字电路的基础知识，组合和时序电路的分析、设计方法，使读者对数字系统的构成及描述有较深入的了解，达到在具有较坚实的数字电路和数字系统理论知识的基础上，独立使用可编程逻辑器件、其他中小规模器件和计算机辅助分析、设计工具进行逻辑设计的能力。

同时，本教材也为后续计算机原理与接口、数字通信等专业课程提供了必要的基础知识和概念。

本教材注重前后学习内容的连贯性，在对一般数字电路分析和设计基础理论讲述的基础上，给出了较多的分析设计实例，并根据数字电路和数字系统设计技术的发展，强调新技术的使用及分析问题和解决问题能力的培养。

本教材可以作为电子、信息类专业本科生教材和教学参考书，也可作为相关专业工程技术人员的参考和培训教材。

<<数字电路设计与数字系统>>

书籍目录

第1章 数字技术基础 1.1 数字信号和数字电路 1.2 数字数制与编码 1.3 逻辑代数基础 1.4 逻辑表达式的标准形式 1.5 逻辑函数的化简 习题第2章 逻辑门电路(集成逻辑门电路) 2.1 数字集成电路的特点和分类 2.2 晶体管的开关特性 2.3 二极管逻辑门 2.4 反相器 2.5 TTL集成逻辑门 2.6 ECL逻辑门 2.7 MOS管开关特性 2.8 NMOS逻辑门电路 2.9 CMOS逻辑门电路 2.10 不同逻辑电平的配合 习题第3章 组合电路的分析与设计 3.1 组合逻辑电路的特点 3.2 组合逻辑电路的分析 3.3 小规模组合逻辑电路的设计 3.4 组合逻辑电路的冒险 3.5 常用的中规模组合逻辑电路与应用 习题第4章 集成触发器第5章 时序逻辑电路第6章 中规模时序集成电路及应用第7章 可编程逻辑器件第8章 硬件描述语言VHDL第9章 数模和模数转换第10章 数字系统设计附录1 国产半导体集成电路型号命名法附录2 集成电路主要性能参数附录3 二进制逻辑单元图形符号说明参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>