

<<数字电路>>

图书基本信息

书名：<<数字电路>>

13位ISBN编号：9787562925118

10位ISBN编号：7562925119

出版时间：2007-2

出版时间：武汉理工大

作者：刘勇

页数：208

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路>>

内容概要

根据教育部颁发的《国务院关于大力推进职业教育改革与发展的决定》，结合数字电子技术近年来飞速发展的实际，参考高职高专电子信息类专业教学基本要求进行编写。

全书共分为8章：数字电路基础知识、集成逻辑门、组合逻辑电路、触发器、时序逻辑电路、存储器与可编程逻辑器件、脉冲信号的产生与变换、数/模与模/数转换。

每章后安排有习题与思考题，供读者练习。

在内容安排与组织上，贯彻高职高专人才培养方针，将培养生产一线的技能应用型人才作为培养目标，理论知识为应用服务，做到够用即可，深入浅出地学习数字集成电路的外特性与逻辑功能，突出应用性、实践性、科学性，突出能力培养。

本书可作为高职高专电子信息类专业教材，也可作为从事相关电子技术工作的有关人员自学参考用书。

。

<<数字电路>>

书籍目录

1 数字电路基础知识 1.1 概述 1.1.1 数字信号与数字电路 1.1.2 数字电路的特点 1.1.3 数字电路的分类及其发展趋势 1.2 数制与编码 1.2.1 十进制 1.2.2 二进制 1.2.3 八进制 1.2.4 十六进制 1.2.5 不同进制之间的转换 1.2.6 BCD码 1.2.7 ASCII码 1.3 晶体管的开关特性 1.3.1 二极管的开关特性 1.3.2 三极管的开关特性 1.4 逻辑代数基础 1.4.1 逻辑变量与逻辑函数 1.4.2 基本逻辑运算及基本逻辑门 1.4.3 逻辑代数的基本公式和常用公式 1.4.4 逻辑函数的表示方法及其标准表达式 1.4.5 逻辑函数化简 习题与思考题2 集成逻辑门 2.1 基本逻辑门电路 2.1.1 基本概念 2.1.2 基本逻辑门电路 2.1.3 常用逻辑门电路 2.2 TTL集成逻辑门电路 2.2.1 TTL与非门 2.2.2 TTL与非门的特性及参数 2.2.3 OC门和TS1门 2.2.4 TTL电路的使用常识 2.3 CMOS集成逻辑门电路 2.3.1 CMOS电路和TTL电路的区别 2.3.2 各种CMOS门电路 2.3.3 CMOS电路的使用常识 2.4 门电路综合应用 2.4.1 门电路构成控制门 2.4.2 产品分类电路 2.4.3 简易抢答器电路 习题与思考题3 组合逻辑电路 3.1 组合逻辑电路的分析和设计 3.1.1 组合逻辑电路的分析 3.1.2 组合逻辑电路的设计 3.2 加法器和数值比较器 3.2.1 二进制加法器 3.2.2 数值比较器 3.3 编码器与译码器 3.3.1 编码与译码的概念 3.3.2 常见编码器 3.3.3 常见译码器 3.3.4 编码器与译码集成电路简介 3.4 数据选择器 3.4.1 4选1数据选择器 3.4.2 8选1数据选择器 3.4.3 数据选择器的应用.....4 触发器5 时序逻辑电路6 存储器与可编程逻辑器件7 脉冲信号的产生与变换8 数 / 模与模 / 数转换附录参考文献

<<数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>