第一图书网, tushu007.com

<<计算机接口技术>>

图书基本信息

书名：<<计算机接口技术>>

13位ISBN编号：9787562921288

10位ISBN编号：7562921288

出版时间：2004-8

出版时间：武汉工大

作者：徐善荣 编

页数：222

字数：289000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书是依据国家教育部制定的《高职高专教育基础课程教学基本要求》和《高职高专教育专业人才培养目标与规格》的精神，面向21世纪的课程教材。
在教材内容的编写上坚持“以应用为目的，以必需、够用为度”，坚持“少而精”的原则。
本书作为“计算机接口技术”课程的教科书，首先介绍了接口的基础知识。
这是全书的基础。
牢固地掌握它，对于学好以后的各章内容具有十分重要的意义。
接下来分别介绍：输入／输出接口，并行接口，串行接口，中断接口，模拟接口，计数器／定时器接口等知识。
这些接口知识的内容都是以8086／8088 CPU芯片为研究对象的。
因为8086／8088 CPL，芯片是现代CPU芯片的基础。
同时考虑到计算机技术的飞速发展，本书还介绍了计算机系统中实用接口技术和现代计算机的接口技术。
本书的重点是接口的功能以及各种接口在工业控制中的应用。
学习者在学习过程中应该重点掌握基础知识。
融会贯通，理论结合实际，在应用中求得真正的理解。
本书可以作为高职高专的计算机专业或非计算机专业的教材。
也可以供从事计算机应用的工程技术人员以及其他自学者参考。

<<计算机接口技术>>

书籍目录

1 接口基础　1.1　微机接口技术　1.1.1 接口的功能　1.1.2　接口信息　1.1.3　接口的数据传送方式 1.2　微机系统的I／O地址译码　l.2.1 PC机的I／O地址　1.2.2 PC机的端口地址译码 1.3　接口控制语言 1.3.1 汇编语言I／0指令　1.3.2 C语言I／0语句　习题2　8086／8088编程设计 2.1 8086／8088 CPU的结构　2.1.1 8086／8088 CPU的寄存器结构　2.1.2 8086／8088 CPU功能结构——BIIJ与EU结构　2.1.3 8086／8088 CPU的引脚与功能　2.1.4 8086／8088 CPU的启动与程序执行过程 2.2 8086／8088系统组成 2.3 8086／8088总线周期与时序　2.3.1 总线周期概念　2.3.2 8086／8088 CPU的几种基本时序分析　2.3.3 最大模式时序与最小模式时序的区别　习题3　输入／输出 3.1 三种常用的输入／输出接口芯片 3.2 DMA技术　3.2.1 DMA传送原理及特点　3.2.2　DMA传送过程与传送方式　3.2.3 DMA控制器与I／O处理器 3.3 可编程DMA控制器—8237A(DM.AC)　3.3.1 8237A的结构与功能　3.3.2 8237A的DMA操作与数据传送类型　3.3.3 8237A的初始化编程应用　习题4 并行接口 4.1 并行接口技术概述 4.2 可编程并行接口芯片8255A　4.2.1 8255A的结构及引脚功能　4.2.2 8255A端口的寻址　4.2.3 8255A的工作方式及控制字 4.3 8255A的初始化及应用举例　习题5 串行接口 5.1 串行通信概述 5.2 串行接口的一般概述 5.3 模拟传输：DTE—DCE中的RS—232接口标准 5.4 可编程的串行接口芯片8251A及应用　5.4.1 Intel 8251A的功能和内部结构　5.4.2 8251A的外部引脚　5.4.3 8251A的控制字及其工作方式　5.4.4 825lA初始化编程　5.4.5 8251A串行接口应用举例　习题6 中断 6.1 中断概述　6.1.1 中断的概念　6.1.2 中断的响应与处理过程　6.1.3 中断优先级　6.1.4 中断向量 6.2 8086／8088的中断系统　6.2.1 8086／8088中断分类　6.2.2 8086／8088中断向量与中断向量表 6.3 可编程的中断控制器8259A　6.3.1 8259A的结构与功能 ……7　模拟接口技术8　可编程的计数器/定时器9　总线及技术标准10　计算机系统中实接口11　现代计算机的接口技术参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com