

<<数字电子技术应用基础>>

图书基本信息

书名：<<数字电子技术应用基础>>

13位ISBN编号：9787560948584

10位ISBN编号：7560948588

出版时间：2008-9

出版时间：华中科技大学出版社

作者：黄洁 编

页数：164

字数：235000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术应用基础>>

内容概要

本书紧密结合高职高专特点，突出应用性、针对性，淡化电路内部结构和工作原理的阐述，叙述上深入浅出、通俗易懂，注重培养学生的实际应用能力。

本书共分5个模块，内容包括：数字电路基本知识、中规模数字集成电路、555时基集成电路、数字电路的接口电路、半导体存储器和可编程逻辑器件等。

每个模块中都有若干任务引领，以“课题”“任务”为支撑，将知识点融入其中，由浅入深，层层展开，完成任务导向的教学目标。

本书可作为高等职业院校、高等专科院校、成人高校、民办高校及本科院校的二级职业技术学院电气电子、信息自动化、机电一体化及相关专业的教学用书，也适用于五年制高职、中职相关专业，并可作为社会从业人士的业务参考书及培训用书。

<<数字电子技术应用基础>>

书籍目录

模块1 数字电路基本知识 课题1 数字电路逻辑控制表示 任务 裁判器判决电路的设计 课题2 逻辑门电路的应用 任务 声音响度显示电路的设计 课题3 触发器的应用 任务 “1” 验出电路的设计
模块2 中规模数字电路 课题1 中规模组合逻辑电路的应用 任务 水箱水位检测无线发送电路的设计 课题2 中规模时序逻辑电路的应用 任务 可预制时间的定时电路的设计
模块3 555 时基集成电路 课题 555时基集成电路的应用 任务 自动洗手控制电路的设计
模块4 数字的电路的接口电路 课题 数/模转换器与模/数转换器的应用 任务 3 $\frac{1}{2}$ 位数字电压表电路的设计
模块5 半导体存储器和可编程逻辑器件 课题 半导体存储器和可编程逻辑器件的应用 任务 RAM掉电保护电路的设计
附录A 数字计时器的设计与制作 附录B 常用数字电路引脚图 附录C 边学边议部分参考提示参考文献

<<数字电子技术应用基础>>

章节摘录

模块1 数字电路基本知识 课题1 数字电路逻辑控制表示 任务 裁判器判决电路的设计
知识积累 数字电路的结构是以二值数字逻辑为基础的，其中的工作信号是离散的数字信号，
用“0”和“1”来表示。
在分析和设计数字电路时，所使用的数学工具是逻辑代数（又称“布尔代数”。
布尔是英国数学家，他1941年提出变量“0”和“1”代表不同状态。
）

<<数字电子技术应用基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>