

<<数字电路与逻辑设计>>

图书基本信息

书名：<<数字电路与逻辑设计>>

13位ISBN编号：9787560934228

10位ISBN编号：7560934226

出版时间：2010-8

出版时间：华中科技大

作者：曹汉房

页数：368

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与逻辑设计>>

内容概要

本书是教育部普通高等教育"十五"国家级规划教材。

本书系统地阐述了逻辑电路的基础理论--逻辑函数及其数学工具；重点讨论了逻辑电路的设计方法和分析方法；详细介绍了通用性强的几类中、大规模集成器件，并结合实例介绍了它们在各领域中的应用；对可编程逻辑器件及其硬件描述语言也进行了系统介绍。

全书共10章，主要内容有：逻辑函数、集成逻辑门、组合逻辑电路、集成触发器、时序逻辑电路、硬件描述语言、半导体存储器、可编程逻辑器件、脉冲单元电路、模数及数模转换技术等。各章均附有内容提要、小结、思考题和习题。

本书可作为高等教育理工院校电子信息类、通信类、自动控制类、计算技术类等专业的教科书，也可供相关专业工程技术人员参考。

<<数字电路与逻辑设计>>

书籍目录

第0章 绪论 0.1 数字技术发展史 0.2 脉冲信号与数字信号 0.3 数制与数制转换 0.4 算术运算与逻辑运算
第1章 逻辑函数 1.1 逻辑函数 1.2 逻辑函数的标准型 1.3 几种常用的复合逻辑及其逻辑门 1.4 逻辑函数的简化 1.5 卡诺图的其他应用 1.6 多输出函数的简化 小结 思考题和习题第2章 集成逻辑门 2.1 数字集成电路概述 2.2 晶体二极管和三极管的开关特性 2.3 TTL逻辑门 2.4 射极耦合逻辑门 (ECL) 2.5 MOS逻辑门 2.6 CMOS逻辑门 2.7 集成逻辑门使用中的几个问题 小结 思考题和习题第3章 组合逻辑电路 3.1 组合逻辑电路的设计 3.2 组合逻辑电路的分析 3.3 编码与编码器 3.4 译码与译码器 3.5 二进制运算电路 3.6 数据选择器 3.7 数据分配器 3.8 奇偶产生器/检验器 3.9 组合逻辑电路中的冒险现象 小结 思考题和习题第4章 集成触发器 4.1 RS触发器 4.2 主从JK触发器 4.3 维持阻塞型D触发器 4.4 T和T触发器 4.5 边沿型触发器 4.6 集成触发器使用的几个问题 小结 思考题和习题第5章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 同步时序电路的设计 5.3 同步时序电路的分析 5.4 移位寄存器 5.5 移位寄存器 5.6 计数器 5.7 序列信号发生器 小结 思考题和习题第6章 硬件描述语言第7章 半导体存储器第8章 可编程逻辑器件第9章 脉冲单元电路第10章 模数及数模转换技术 附录一 常用逻辑单元图形符号对照表 附录二 本书中的文字符号和图形符号及其说明 附录三 汉英名词、综合词对照表 参考文献

<<数字电路与逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>