

<<逻辑设计>>

图书基本信息

书名：<<逻辑设计>>

13位ISBN编号：9787560912615

10位ISBN编号：7560912613

出版时间：1996-1

出版时间：华中理工大学出版社

作者：毛法尧等编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<逻辑设计>>

### 内容概要

本书是计算机系列教材之一。

全书共分七章，并附有“学习指导与实验”，其主要内容包括数制与编码，逻辑代数基础，组合逻辑电路和时序逻辑电路的分析和设计，采用中、大规模集成电路的逻辑设计及数字系统的设计。

本书可供各类高等学校计算机学科及相关学科的有关专业作为教材，亦可供工程技术人员和其他读者学习、参考。

## &lt;&lt;逻辑设计&gt;&gt;

## 书籍目录

第一章 数制与编码 1.1 进位计数制 1.2 数制转换 1.3 带符号数的代码表示 1.4 数的定点表示和浮点表示 1.5 编码 习题一第二章 逻辑代数基础 2.1 逻辑代数的基本概念 2.2 逻辑代数的公理、定理及规则 2.3 逻辑函数表达式的形式与变换 2.4 逻辑函数的简化 习题二第三章 组合逻辑电路 3.1 逻辑门电路的逻辑符号及外部特性 3.2 逻辑函数的实现 3.3 组合逻辑电路的分析 3.4 组合逻辑电路的设计 3.5 组合逻辑电路的竞争与险象 习题三第四章 同步时序逻辑电路 4.1 同步时序逻辑电路模型 4.2 存储元件——触发器 4.3 同步时序逻辑电路的分析 4.4 同步时序逻辑电路的设计 4.5 同步时序逻辑电路设计举例 习题四第五章 异步时序逻辑电路 5.1 异步时序逻辑电路模型 5.2 脉冲异步时序逻辑电路 5.3 电平异步时序逻辑电路 习题五第六章 采用中、大规模集成电路的逻辑设计 6.1 译码器 6.2 多路选择器 6.3 二进制加法器 6.4 数值比较器 6.5 计数器 6.6 寄存器 6.7 只读存储器 (ROM) 6.8 可编程逻辑阵列 (PLA) 习题六第七章 数字系统设计 7.1 概述 7.2 寄存器传送语言 7.3 运算电路 7.4 控制电路 习题七参考文献学习指导与实验

<<逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>