

<<数字逻辑与EDA设计>>

图书基本信息

书名：<<数字逻辑与EDA设计>>

13位ISBN编号：9787560628547

10位ISBN编号：7560628540

出版时间：2012-8

出版时间：西安电子科技大学出版社

作者：丁磊，冯永晋，张海笑

页数：415

字数：631000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与EDA设计>>

内容概要

丁磊、冯永晋、张海笑主编的《数字逻辑与EDA设计》共分两个部分：经典篇与现代篇。

经典篇（第1~3章）主要介绍数字电路的基本概念和基础知识以及组合与时序逻辑电路的分析和设计方法。

现代篇（第4~7章）介绍Verilog

HDL的基本语法以及基于Verilog HDL和EDA工具的数字电路的设计方法，其中第4、5章介绍基本概念和Verilog

HDL语法，并给出了几个例子的详细设计流程，是设计的基础；第6、7章介绍基本组合逻辑电路和时序电路的设计、综合及验证方法，其中第7章的综合例子由浅入深，尝试引导读者进行实际应用的设计。

《数字逻辑与EDA设计》可作为高等院校计算机、信息、自动化、电子等专业本科生、研究生的教材，亦可供从事数字电路设计的工程人员使用。

<<数字逻辑与EDA设计>>

书籍目录

- 第1章 数字逻辑基础
- 第2章 组合逻辑电路
- 第3章 时序逻辑电路
- 第4章 硬件描述语言Verilog HDL
- 第5章 基于EDA的数字逻辑电路设计基础
- 第6章 基于EDA的组合电路设计、综合及验证
- 第7章 基于EDA的时序电路设计、综合及验证
- 参考文献

<<数字逻辑与EDA设计>>

编辑推荐

丁磊、冯永晋、张海笑主编的《数字逻辑与EDA设计》创新地将数字电子技术划分成经典篇与现代篇两大部分，在介绍经典数字电子技术的基本概念、分析及设计理论的前提下，以现代数字电子技术设计流程为主线，利用先进的集成设计环境，对组合及时序等实用电路进行综合、简化和验证，通过大量完整实例描述了使用Verilog HDI，进行超大规模集成电路设计的关键步骤以及设计验证方法等，旨在鼓励读者精通描述和验证他们的设计。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>