

<<电子技术综合设计与实践教程>>

图书基本信息

书名：<<电子技术综合设计与实践教程>>

13位ISBN编号：9787560625706

10位ISBN编号：7560625703

出版时间：2011-6

出版时间：西安电子科技大学出版社

作者：尹明

页数：130

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子技术综合设计与实践教程>>

内容概要

《电子技术综合设计与实践教程》是“电子技术综合实训”课程的实验教材之一，可与理论课教材《数字电路技术基础》相配套使用。

《电子技术综合设计与实践教程》以altera de2教学实验开发板为硬件平台，以quartus 9.0集成开发环境、sopc

builder为软件平台，完成电子系统设计教学与实验任务。

全书共6章。

第1章全面介绍eda设计原理以及altera de2教学开发系统使用说明；第2章介绍quartus

9.0软件的使用方法；第3章介绍数字逻辑基础实验；第4章给出电子技术综合实验项目，用于课程设计；第5章介绍verilog

hdl语言的基本语法；第6章介绍基于nios

的sopc系统开发方法。

各种实验安排由浅入深，使读者更容易学习和掌握电子系统的开发和应用。

《电子技术综合设计与实践教程》可作为高等院校电子、自动化、计算机以及机电一体化等相关专业电子技术综合实训课程的教材，也可作为高等院校电类各专业和非电类部分专业eda课程的教材及实验指导书，还可作为相关专业技术人员的参考书。

<<电子技术综合设计与实践教程>>

书籍目录

第1章 altera de2教学开发系统

- 1.1 eda技术基础
- 1.2 应用于fpga / cpld的eda开发流程
- 1.3 altera de2教学平台

第2章 quartus 9.0软件使用指南

- 2.1 图形界面设计流程
- 2.2 仿真设计流程
- 2.3 宏功能模块的调用

第3章 数字逻辑基础实验

- 3.1 8位全加器设计
- 3.2 七段译码器设计
- 3.3 数值转换和bcd码显示设计
- 3.4 8位十进制频率计设计
- 3.5 三人抢答器设计
- 3.6 秒表设计
- 3.7 序列检测器设计
- 3.8 数字频率计设计
- 3.9 简单微处理器的设计与实现

第4章 课程设计项目

- 4.1 8位数字抢答器
- 4.2 自动电子售票机
- 4.3 五路呼叫器
- 4.4 汽车尾灯控制器
- 4.5 交通灯控制器
- 4.6 彩灯循环控制器
- 4.7 数字钟
- 4.8 简易电子琴

第5章 verilog hdl语言简介

- 5.1 verilog hdl程序的基本构成
- 5.2 verilog hdl语言的数据类型
 - 5.2.1 线网类型
 - 5.2.2 寄存器类型
 - 5.2.3 常量
- 5.3 词汇规定
- 5.4 模块和端口
- 5.5 行为描述
- 5.6 verilog hdl语言编程练习

第6章 基于nios 的sopc系统开发

- 6.1 nios 软核处理器
- 6.2 soc系统概述
 - 6.2.1 soc builder简介
 - 6.2.2 soc builder设计流程
- 6.3 avalon总线规范
 - 6.3.1 avalon交换式总线基本概念
 - 6.3.2 avalon总线信号

<<电子技术综合设计与实践教程>>

6.3.3 avalon总线传输类型及时序

6.4 nois 应用软件开发

6.5 soc系统设计实例

6.5.1 建立soc硬件系统

6.5.2 基于soc硬件系统运行应用程序

6.6 设计ip核——ps / 2 ip核及character lcd ip核

6.6.1 characterlcd核设计

6.6.2 软件编程模型

6.6.3 ps / 2核设计

6.6.4 ps / 2软件编程模型

附录

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>