

<<电子技术基础>>

图书基本信息

书名：<<电子技术基础>>

13位ISBN编号：9787560614014

10位ISBN编号：7560614019

出版时间：2004-7

出版时间：西安电子科技大学出版

作者：郝波

页数：190

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子技术基础>>

内容概要

本书根据高职高专电子技术基础课程教学基本要求编写。

全书充分考虑到高等职业教育的特点与要求，将电子技术基础课程在结构与内容上都做了实用性处理，使其更通俗易懂、好学实用。

本书为《电子技术基础——数字电子技术》分册，共8章，内容包括数字电路基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器与可编程逻辑器件、数模和模数转换器、脉冲信号的产生与整形。

书中每节后都配有小结、习题，并在第2~8章章末配有技能实训，其目的是使学生更好地掌握本课程的基本理论及实际应用技能。

本书编写时力求精选内容，深入浅出，图文并茂，便于阅读。

本书可与《电子技术基础——模拟电子技术》配套使用，也可单独使用。

本书可作为各类高职高专电子、电气、自动化、机电类专业教材或教学参考书，也可供相关工程技术人员参考。

书籍目录

第1章 数字电路基础 1.1 数字系统中的计数体制与编码 1.1.1 计数体制 1.1.2 不同进制间的转换 1.1.3 二进制码 1.2 逻辑函数 1.2.1 逻辑变量与逻辑函数 1.2.2 基本逻辑关系 1.2.3 逻辑代数基本定律 1.2.4 逻辑代数基本规则 1.2.5 逻辑函数的代数变换与化简 1.3 逻辑函数的卡诺图化简法 1.3.1 逻辑函数最小项表达式 1.3.2 逻辑函数的卡诺图表示法 1.3.3 用卡诺图化简逻辑函数 1.3.4 具有无关项的逻辑函数的化简 本章小结 习题 第2章 逻辑门电路 2.1 逻辑约定与逻辑电平 2.2 基本逻辑门电路 2.2.1 二极管门电路 2.2.2 三极管非门电路 2.2.3 组合逻辑门 2.3 TTL集成逻辑门电路 2.3.1 TTL与非门 2.3.2 TTL门电路的特性与参数 2.3.3 集电极开路门和三态门 2.3.4 TTL电路使用常识 2.4 CMOS集成逻辑门电路 2.4.1 CMOS反相器 2.4.2 CMOS与非门和或非门 2.4.3 CMOS传输门和模拟开关 2.4.4 CMOS电路特性及使用常识 本章小结 习题 技能实训 第3章 组合逻辑电路 3.1 组合逻辑电路及特点 3.2 组合逻辑电路的分析 3.2.1 组合逻辑电路的分析方法 3.2.2 分析举例 3.3 组合逻辑电路的设计 3.3.1 组合逻辑电路的设计方法 3.3.2 设计举例 3.4 加法器与数值比较器 3.4.1 二进制加法器 3.4.2 数值比较器 3.5 编码器 3.5.1 二进制编码器 3.5.2 二—十进制编码器 3.6 译码器与数码显示器 3.6.1 通用译码器 3.6.2 显示译码器 3.7 数据选择器与数据分配器 3.7.1 数据选择器 3.7.2 数据分配器 3.8 组合逻辑电路中的竞争与冒险 3.8.1 竞争与冒险的概念 3.8.2 竞争与冒险的判断与消除 本章小结 习题 技能实训 第4章 集成触发器 第5章 时序逻辑电路 第6章 半导体存储器与可编程逻辑器件 第7章 数模和模数转换器 第8章 脉冲信号的产生与整形 附录A 国内外集成电路型号命名方法 附录B 二进制逻辑单元图形符号简介 附录C 美国标准信息交换码 (ASCII) 附录D 国内外常用二进制逻辑元件图形符号对照表 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>