

<<电子综合设计与实验>>

图书基本信息

书名：<<电子综合设计与实验>>

13位ISBN编号：9787560534589

10位ISBN编号：7560534589

出版时间：2010-4

出版时间：西安交通大学出版社

作者：汪烈军

页数：204

字数：318000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子综合设计与实验>>

### 内容概要

本书上册系统介绍了现代电子综合设计的基本概念与设计方法，主要内容包括：电子设计基础、模拟电路设计与仿真、数字逻辑电路设计与仿真、信号与系统电路设计与仿真、DSP开发设计与应用。下册介绍了模拟电路仿真设计实验、数字逻辑电路实验、信号与系统实验、数字信号处理实验等。

本书适合作为电子工程、通信工程、电气工程、计算机等专业电子设计类课程和实验的教材或教学参考书，也可作为相关技术人员的参考书。

## &lt;&lt;电子综合设计与实验&gt;&gt;

## 书籍目录

- 第1章 模拟电路仿真设计实验
  - 1.1 单管放大器仿真实验
  - 1.2 晶体负反馈放大电路的分析
  - 1.3 反向迟滞比较器仿真实验
  - 1.4 门电路的测试仿真实验
  - 1.5 译码器功能测试电路实验
  - 1.6 运算放大器的应用仿真实验
  - 1.7 互补对称功率放大器仿真实验
  - 1.8 稳压电源仿真实验
  - 1.9 交通灯的设计仿真实验
  - 1.10 正弦波振荡器仿真实验
  - 1.11 综合性实验
  - 1.12 设计性实验
- 第2章 数字逻辑电路实验
  - 2.1 组合逻辑3—8译码器的设计实验
  - 2.2 半加器实验
  - 2.3 全加器实验
  - 2.4 带进位输入的8位加法器实验
  - 2.5 带进位的通用加法器实验
  - 2.6 全减器实验
  - 2.7 4位向量加法 / 减法器实验
  - 2.8 向量乘法器实验
  - 2.9 数据比较器实验
  - 2.10 多路数据选择器实验
  - 2.11 编码器实验
  - 2.12 译码器实验
  - 2.13 奇偶检验实验
  - 2.14 二进制码转换成BCD码实验
  - 2.15 BCD码转换成二进制码实验
  - 2.16 BCD码转换成余三码实验
  - 2.17 BCD码转换成格雷码实验
  - 2.18 计数器实验
  - 2.19 串入 / 并出移位寄存器实验
  - 2.20 并入 / 串出移位寄存器实验
  - 2.21 串入 / 串出移位寄存器实验
  - 2.22 多功能寄存器实验
  - 2.23 单脉冲发生器实验
  - 2.24 节拍脉冲发生器实验
  - 2.25 巴克码发生器实验
  - 2.26 巴克码检测器实验
  - 2.27 扫描显示电路的驱动实验
  - 2.28 计数器及时序电路实验
  - 2.29 ROM实验
  - 2.30 16 × 16点阵控制接口实验
  - 2.31 17段数码管控制接口实验

## <<电子综合设计与实验>>

2.32 矩阵键盘控制接口实验

2.33 秒表设计实验

2.34 电子密码锁设计实验

第3章 信号与系统实验

3.1 函数信号发生器实验

3.2 交流毫伏表、频率计(选做)实验

3.3 单片机低频信号发生器与扫频源实验

3.4 用同时分析法观测方波信号的频谱实验(方波分解与合成)

3.5 抽样定理实验

3.6 无源和有源滤波器实验

3.7 四阶巴特沃斯滤波器实验

3.8 滤波器设计实验

3.9 二阶网络状态轨迹的显示实验(选做)

3.10 二阶网络函数的模拟实验(选做)

第4章 数字信号处理实验

4.1 实验系统介绍

4.2 调试软件的安装及使用实验

4.3 MATLAB基础实验

4.4 常用指令和数据存储实验

4.5 CCs环境下的C程序设计及定时器实验

4.6 A / D采样和D / A转换实验

4.7 快速傅里叶变换(FFT)算法实验

4.8 有限冲击响应滤波器(FIR)算法和无限冲击响应滤波器(IIR)算法实验

4.9 卷积(Convolve)算法和离散余弦变换(DcT)算法实验

4.10 设计实验

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>