<<微机控制新技术>>

图书基本信息

书名：<<微机控制新技术>>

13位ISBN编号：9787560516639

10位ISBN编号：7560516637

出版时间：2003-2

出版时间：西安交通大学出版社

作者：姚燕南，虞鹤松 主编

页数：334

字数：528000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机控制新技术>>

内容概要

本教材从以下三个方面介绍了当前微机控制系统中使用的新技术：PLD（可编程逻辑器件）技术，主要是Lattice公司及Altera公司的CPLD及FPGA，它们的原理及其应用。

DSP（数字信号）技术，主要介绍适合控制用的TMS320 2Cxx系列芯片的结构、工作原理、指令系统及其应用。

PLC（可编程逻辑控制器）技术，主要是西门子公司具有现场总线功能的S7 - 200及S7 - 300，它们的结构、工作原理、功能、指令系统及其应用。

该教材为研究生教材，也可作为电类专业本科高年级用教材及自学用书。

<<微机控制新技术>>

书籍目录

第 部分 大规模可编程逻辑器件及其应用 第1章 可编程逻辑器件基本知识 1.1 现代数字系统及其设计方法 1.2 可编程逻辑器件PLD的基本结构 1.3 可编程逻辑器件的分类 1.4 可编程元件 1.5 PAL及GAL的结构特点 1.6 可编程门阵列FPGA的结构特点 1.7 可编程逻辑器件在系统编程和测试技术 习题与思考题 第2章 Lattice公司的ispLSI系列器件 2.1 概述 2.2 ispLSI的内核结构 2.3 ispLSI 1000/1000E系列器件 2.4 ispLSI 2000系列器件 2.5 ispLSI 3000系列器件 2.6 ispLSI 6000系列器件 2.7 ispLSI 1016芯片的结构、特点及引脚 2.8 ispLSI器件的开发有编程 2.9 在系统可编程通用数字开关ispGDS 习题与思考题 第3章 ABEL硬件描述语言 3.1 ABEL语言元素 3.2 ABEL语言结构 3.3 DIRECTIVES指示字 习题与思考题 第4章 数字系统设计及其应用 4.1 数字系统设计方法 4.2 数字系统中的组合逻辑设计 4.3 时序逻辑设计 4.4 交通灯控制系统设计实例 4.5 6位数字频率计设计实例 第5章 Altera的CPLD器件 5.1 Altera CPLD的优点 5.2 FLEX 10K系列器件 5.3 Altera的CPLD器件 习题与思考题 第6章 isp Design Expert开发工具 6.1 isp Design Expert System总体设计 6.2 isp Design Expert System的设计输入 6.3 设计编译与仿真 6.4 层次化设计 6.5 在系统编程 习题与思考题 第 部分参考文献第 部分 DSP技术及其在微机控制中的应用 概述 1. TMS320DSP的历史、发展与优点 2. TMS320系列的典型应用 第7章 TMS320C2xx的结构 7.1 TMS320C2xx的内部结构及其特点 7.2 ' C2xx的总线结构 7.3 中央处理单元CPU 7.4 存储器和I/O空间 7.5 时钟发生器 7.6 定时器 7.7 等待状态产生器 7.8 通用I/O引脚 7.9 同步串行口 7.10 异步串行口 习题与思考题 第8章 程序控制 第9章 指令系统 第10章 汇编语言程序设计 第 部分 参考文献第 部分 可编程控制器PLC应用技术 第11章 可编程控制器PLC概述 第12章 S7 - 200编程原理 第13章 S7 - 300/400编程原理 第14章 可编程控制器局域网络 第 部分参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>