

图书基本信息

书名：<<HT66Fxx Flash单片机原理与实践>>

13位ISBN编号：9787512407756

10位ISBN编号：7512407750

出版时间：2012-4

出版时间：北京航空航天大学出版社

作者：钟启仁

页数：538

字数：776000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

钟启仁编著的《HT66Fxx Flash单片机原理与实践（C语言篇）》主要针对盛群半导体最新研发的HT66Fxx Flash单片机的特性、功能、指令及相关的外围模块，编辑了一系列的基本实验，并详细介绍了HT66Fxx单片机的内部架构、基本功能特性、指令等。

《HT66Fxx Flash单片机原理与实践（C语言篇）》由浅入深介绍单片机的原理并搭配C语言应用范例，既适合单片机的初学者自学，也可供在校大学生与技术人员开发单片机相关应用产品时参考。

书籍目录

第1章 HT66Fxx系列单片机简介

- 1.1 单片机介绍及其未来趋势
- 1.2 HT66Fxx单片机的特点介绍
- 1.3 HT66Fxx家族介绍
- 1.4 HT66Fxx硬件引脚功能描述

第2章 HT66Fxx家族系统结构

- 2.1 HT66Fxx系列内部结构
- 2.2 程序存储器 (Flash Program : Memory)
- 2.3 数据存储器 (Data Memory) 结构
- 2.4 中断 (Interrupt) 机制与外部中断
- 2.5 定时器模块 (TM)
- 2.6 输入 / 输出 (Inptlt / Output) 控制单元
- 2.7 模拟比较器 (Comparator)
- 2.8 串行接口模块 (SIM)
- 2.9 模拟 / 数字转换接口 (ADC)
- 2.10 LCD接口 (SCOM Module)
- 2.11 振荡器配置 (Oseillator)
- 2.12 看门狗定时器 (WDT)
- 2.13 时基定时器
- 2.14 复位 (Reset) 与系统初始化
- 2.15 省电模式与唤醒
- 2.16 低电压复位 (LVR)
- 2.17 低电压侦测模块 (LVD)
- 2.18 工作模式与快速唤醒
- 2.19 配置选项设定
- 2.20 实验导读指引

第3章 Holtek C与开发工具简介

- 3.1 C程序语言

第4章 基础实验篇

- 4.0 本书实验相关事项提醒
- 4.1 LED跑马灯实验
- 4.2 LED霹雳灯实验
- 4.3 单颗七段显示器控制实验
- 4.4 指拨开关与七段显示器控制实验
- 4.5 按键控制实验
- 4.6 步进电机控制实验
- 4.7 4 × 4键盘实验控制实验
- 4.8 喇叭发声控制实验
- 4.9 CTM Timer / Counter模式控制实验
- 4.10 STM中断控制与比较匹配输出实验
- 4.11 模拟 / 数字转换 (ADC) 接口控制实验
- 4.12 外部中断控制实验
- 4.13 ETM模块PWM输出控制实验
- 4.14 模拟比较器模块与其中断控制实验
- 4.15 WDT控制实验

<<HT66Fxx Flash单片机原 >

4.16 省电模式实验

4.17 I2C串行接口控制实验

4.18 SPI串行接口控制实验

4.19 fsys切换与SLOW Mode实验

4.20 I2C接口唤醒功能实验

第5章 进阶实验篇

5.1 直流电机控制实验

5.2 马表-多颗七段显示器控制实验

5.3 静态点矩阵LED控制实验

5.4 动态点矩阵LED控制实验

5.5 LCD界面实验

5.6 LCM字型显示实验

5.7 LCM自建字型实验

5.8 LCM与4×4键盘控制实验

5.9 LCM的DD / CG RAM读取控制实验

5.10 LCM的4位控制模式实验

5.11 比大小游戏实验

5.12 STM单元脉冲测量与LCM控制实验

5.13 ETM “单脉冲输出”模式与脉冲测量实验

5.14 中文显示型LCM控制实验

5.15 半矩阵式键盘与LCM控制实验

5.16 HT66F50内建E2PROM内存读写实验

5.17 I2C接口E2PROM读写控制实验

5.18 Microwire—BUS接口E2PROM读写控制实验

附录

A.HT66Fx0指令速查表

B.HT66Fx0系列程序内存映像图

C.HT66Fx0系列特殊功能寄存器配置

D.HT66Fx0的频率来源结构与操作模式

E.HT66x0计时相关单元架构

F.HT66F40 / 50中断机制

G.LCM指令速查表

章节摘录

版权页：插图：当TM1D计数至TM1B所设定的数值时，FTM会设定T1BF中断标志位，并将TP1B转为低态。

当计数至TM1D=TM1A时，ETM会设定T1AF中断标志位，并将TP1A转为低态。

当计数至TM1D[9:7]=T1RP[2:0]时，ETM设定T1PF中断标志位，并将TP1A/TP1B转为高态。

由于T1CCLR设定为“0”，因此TM1D将先归零后再开始计数。

TM1D计数至TM1B所设定的数值时，ETM设定T1BF标志位，并将TP1B转为低态。

计数至TM1D=TM1A时，ETM设定T1AF标志位，并将TP1A转为低态。

当计数至TM1D[9:7]—T1RP[2:0]，ETM会设定T1PF标志位，并将TP1A/TP1B转为高态，TM1D于归零后重新开始计数。

由于设定T1AOC=00，此将导致TP1A输出为Inactive电平，因T1AOC为“1”，故TP1A被强制为低态。

当计数至TM1D= TM1B时，FTM设定T1BF标志位，并将TP1B转为低态。

计数至TM1D= TM1A时，虽因T1AOC=00之故，TP1A仍被强制处于低态，但ETM仍会设定T1AF标志位。

设定T1AOC=10，恢复TP1A引脚的PWM输出功能。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>