

<<深入浅出玩转FPGA>>

图书基本信息

书名：<<深入浅出玩转FPGA>>

13位ISBN编号：9787512400825

10位ISBN编号：7512400829

出版时间：2010-5

出版时间：北京航空航天大学出版社

作者：吴厚航

页数：315

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<深入浅出玩转FPGA>>

前言

也许人们会忘记你做过多少项目，干过多少工程，但一定会记住你写过的一本好书。

EDN China首次为网友新书作序，其一是承蒙作者吴厚航作为EDN China.com的资深会员对网站社区一贯的热情和支持，藉其新书出版之日自当弹冠共庆以序作酬，略尽绵薄；其二也是希望鼓励更多的电子工程师多写博文、多写文章、多写书——将自己的心得和经验与同行们分享。

《深入浅出玩转FPGA》同EDN China.com的工程师社区渊源匪浅。

2008年，EDN China.com的工程师社区开展了助学活动，低价实用的RF学习板、TCP学习板、CAN学习板、USB学习板吸引了众多网友的眼球。

无疑这样的活动为很多高校学生以及年轻的工程师们提供了一个既可以动手实践、又方便交流互动的学习平台。

电子设计涉及的技术门类着实太多，只有不断扩大讨论范围才能满足广大电子爱好者学习的欲望。

可编程器件设计是继单片机、ARM、DSP之后，目前讨论最多而技术门槛也相对较高的一个门类。

EDN China.com工程师社区的FPGA讨论组人气高涨，很多网友都希望能有一个FPGA学习板的助学活动。

对于他们来说，FPGA的高门槛也许不仅是技术，还因为其昂贵的器件价格。

但是，尽管不少热心网友提出了各种想法来为建立FPGA的助学活动出谋划策，却一直没有定论，也一直缺少资深专家来亲历亲为支持活动。

2008年11月初，一位经常在EDN China.com的博客发表FPGA方面“酷”文的网友ilove314（即本书作者吴厚航）与我们联系，希望能够搞一次CPLD的助学活动。

几番接触之后，我们发现这位网友也的确有备而来，很快就递交了活动方案的细节，并且提交了学习板的配套资料、例程代码、文档说明等。

在活动套件的售价方面，对方的报价也相当具有吸引力。

于是，CPLD助学活动的报名提上了议程，并在可编程器件论坛中得到了众多网友的响应。

当年12月底，第一批50套助学板发到了我们手上，据说当时为了节约成本，吴厚航和几位朋友利用业余时间在一大堆烙铁、松香和焊锡中亲自动手忙了两个多星期。

<<深入浅出玩转FPGA>>

内容概要

本书收集整理了作者在FPGA学习和实践中的经验点滴。

书中既有日常的学习笔记，对一些常用设计技巧和方法进行深入探讨；也有很多生动的实例分析，这些实例大都是以特定的工程项目为依托，具有一定的借鉴价值；还有一些适合于初学者入门和进阶学习的实验例程；另外还给出了两个比较完整的DIY工程，让读者从系统角度理解FPGA的开发流程。

本书从工程实践出发，旨在引领读者学会如何在FPGA的开发设计过程中发现问题、分析问题并解决问题。

本书附带的光盘收集了大量的实用例程，同时与本书配套的视频教程也可以

在<http://group.ednchina.com/1375/32390.aspx>下载。

本书的主要读者对象为电子、计算机、控制及信息等相关专业的在校学生、从事FPGA/CPLD开发设计的电子工程师以及所有电子设计制作的爱好者们。

<<深入浅出玩转FPGA>>

作者简介

吴厚航，[网名特权同学]，就职于上海某研究所，热爱FPGA开发设计工作，擅长记录、分析及总结经验与技巧。

个人技术博客深受网友好评，任EDN China网站FPGA / CPLD助学小组组长。

<<深入浅出玩转FPGA>>

书籍目录

第一部分 基础普及 笔记1 初识FPGA 笔记2 应用领域 笔记3 开发流程第二部分 设计技巧 笔记4 基本语法 笔记5 漫谈状态机设计 笔记6 复位设计 笔记7 FPGA重要设计思想及工程应用 笔记8 基于FPGA的跨时钟域信号处理 笔记9 经验点滴第三部分 仿真测试 笔记10 简单的Testbench设计 笔记11 Testbench书写技巧 笔记12 测试用例设计第四部分 时序分析 笔记13 时序分析基础 笔记14 基于ISE的时序约束 笔记15 基于TimeQuest的时序分析第五部分 基础实验 笔记16 基于EPM240的入门实验 笔记17 基于EP1C3的进阶实验第六部分 项目应用 笔记18 DIY逻辑分析仪 笔记19 DIY数码相框第七部分 网络杂文 笔记20 Xilinx网站资源导航 笔记21 苦练基本功 笔记22 永远忠于年轻时的梦想参考文献

<<深入浅出玩转FPGA>>

章节摘录

插图：特权同学接触最多的典型控制就是液晶屏的驱动，因为大多数液晶屏都是需要实时扫描的，而且场频、行频的时序都相对固定。

要是使用单片机，即使什么都不做，只响应定时中断都不一定来得及。

即使是找来速度更快一些的ARM（市场上也有一些内嵌了液晶驱动外设的ARM）、DSP等高端处理器直接驱动液晶，过多的中断响应也会给程序带来麻烦，这就未免有些得不偿失了。

所以，FPGA是最好的选择，从成本考虑，如果只是做简单的驱动和数据搬运的工作，CPLD也足够了。

此外，如步进电机驱动、图像采集等应用中都采用了基于FPGA / CPLD的解决方案，FPGA / CPLD也的确在实时控制领域拥有着得天独厚的优势。

二、信号处理与协议实现1.信号处理 相信很多朋友对数字信号处理器（DSP）都有相当程度的了解。

的确，这样的微处理器是为数字信号处理量身打造的，在数据运算处理方面有着相当不错的性能。

但是，今天的FPGA已经具有了内嵌乘法器、专用运算电路并集成了大量可灵活配置的片内RAM等，再加上FPGA的并行性以及可灵活配置的位宽，这些特性使其足以与任何DSP相抗衡。

在软件无线电领域，ASIC、FPGA和DSP三足鼎立，各有优势。

ASIC往往针对某一个特定的产品，可升级性和灵活性较低。

DSP和FPGA都是可编程的，DSP的软件编译和调试相对FPGA要容易一些，但只适合一些基于顺序处理的算法实现，对于并行要求极高的应用场合则无能为力了。

因此，在这样的应用场合，DSP加FPGA的解决方案是一个折中的选择。

2.协议实现 FPGA拥有着丰富的电平接口，易于实现各种各样不同的协议。

现成的协议芯片确实不少，但是对于一些标准协议的非标准应用还是应该选择FPGA。

有时只要选择一个合适的IP核，简单的配置后即可灵活使用。

三、片上系统数字电路高度集成化是现代电子发展的大势所趋，片上系统（SoC）的概念也就应运而生。

它是指在单个芯片上集成一个完整的系统，一般包括系统级芯片控制逻辑模块、微处理器 / 微控制器内核模块、数字信号处理器模块、存储器或存储器控制模块、与外部通信的各种接口协议模块、含有ADC / DAC的模拟前端模块、电源及功耗管理模块。

SoC是一个具备特定功能、应用于特定产品的高度集成电路。

<<深入浅出玩转FPGA>>

编辑推荐

《深入浅出玩转FPGA》从工程实践出发，旨在引领读者学会如何在FPGA60开发设计过程中发现问题、分析问题并解决问题。

《深入浅出玩转FPGA》附带的光盘中收集了大量的实用例程。

也欢迎读者朋友加入EDN China网站的FPGA助学小组，这里不仅可以免费申请书中涉及的FPGA开发板（不含芯片和元器件），而且可以下载到特权同学精心录制的35课时、与《深入浅出玩转FPGA》同名的《深入浅出玩转FPGA》视频教程。

<<深入浅出玩转FPGA>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>