

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787508447766

10位ISBN编号：750844776X

出版时间：2000-4

出版时间：中国水利水电出版社

作者：艾德才

页数：270

字数：434000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础>>

内容概要

《计算机硬件技术基础（第三版）》被教育部评为“普通高等教育‘十一五’国家级规划教材”，是作者在《计算机硬件技术基础（第二版·Pentium版）》（2003年3月出版）的基础上，按照教育部对普通高等教育“十一五”国家级规划教材的要求编写而成的。

本教材既保留了《计算机硬件技术基础（第二版·Pentium版）》教学内容的基础性、知识性、先进性、系统性的特点，又切实注意到了我国学生的认知习惯和教师的教学习惯。

在教学内容的安排上由浅入深、循序渐进，先从16位的微处理器介绍开始，使学生有一个完整的微处理器概念；然后再过渡到32位的微处理器，并且在过渡的过程中，尽可能地将16位的知识与32位的知识进行对比，然后进行延伸，最终平滑地进入32位微处理器领域。

通过本书，学生会学到目前微机领域内的最先进的知识，知晓微机发展趋势。

本教材在教学内容的选取上，尽量做到了通俗、简捷、实用，而又兼顾到了内容的知识性、先进性和系统性。

本教材可作为高等学校计算机及相关专业、电气信息类、机电类或其他非计算机各专业本科生教学用书，也可作为各类大号、高职高专相关专业、各类成人教育教学用书。

<<计算机硬件技术基础>>

书籍目录

第三版前言 第二版前言 第一版前言 第1章 微型计算机系统概论 1.1 微型计算机的发展 1.2 微型计算机与微处理器 1.3 微型计算机硬件系统组成 1.3.1 微型计算机硬件组成 1.3.2 计算机软件组成 1.4 计算机的工作过程 1.5 数在计算机中的表示 1.5.1 带符号数的表示 1.5.2 补码的运算 1.6 定点数与浮点数 1.7 二进制编码 1.7.1 三种二进制编码的表示 1.7.2 二进制数运算 1.8 计算机系统的层次结构 1.9 数据单位表示 1.9.1 常用的术语 1.9.2 表示存储器容量的计量单位 1.9.3 编址与寻址 1.10 微型计算机主要性能指标 习题一 第2章 16位微处理器 2.1 8086 / 8088内部寄存器 2.1.1 通用寄存器 2.1.2 段寄存器 2.1.3 控制寄存器 2.2 8086 CPU的功能结构 2.2.1 总线接口部件BIU 2.2.2 执行部件EU 2.2.3 8086微处理器操作方式比较 2.3 8086的操作模式及引脚信号 2.3.1 8086的两种操作模式 2.3.2 8086微处理器芯片的引脚 2.3.3 8088与8086微处理器的比较 2.4 8086 / 8088的存储管理 2.4.1 存储器分段和物理地址 2.4.2 访问存储器各段的默认规则 2.5 8086 / 8088的不足 习题二 第3章 32位微处理器 3.1 CISC和RISC 3.1.1 复杂指令系统计算机——CISC 3.1.2 精简指令系统计算机——RISC 3.2 Pentium体系结构 3.2.1 Pentium寄存器 3.2.2 Pentium体系结构 3.3 Pentium采用的新技术 3.3.1 超标量执行 3.3.2 分支转移预测技术 3.3.3 流水线技术 3.4 Pentium操作模式 3.5 浮点部件 3.5.1 浮点部件体系结构 3.5.2 浮点部件流水线操作 习题三 第4章 指令系统 4.1 指令格式 4.1.1 指令系统 4.1.2 指令格式 4.2 寻址方式 4.2.1 常用寻址方式 4.2.2 有效地址计算 4.3 指令系统 4.3.1 数据传送类指令 4.3.2 算术运算指令 4.3.3 逻辑运算指令 4.3.4 控制转移指令 4.3.5 处理器控制指令 4.3.6 输入 / 输出指令 第5章 汇编语言与程序设计 第6章 存储器及管理技术 第7章 中断 第8章 总路线技术 第9章 输入/输出接口与控制 第10章 常用输入输出设备及接口 第11章 高档微处理器附录 Pentium指令系统参考文献

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>