

<<数字逻辑设计>>

图书基本信息

书名：<<数字逻辑设计>>

13位ISBN编号：9787508420523

10位ISBN编号：7508420527

出版时间：2005-1

出版时间：中国水利水电出版社

作者：蔡燕娟 编

页数：288

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑设计>>

内容概要

本书是以教育部制定的《高职高专教育数字电子技术基础课程教学要求》为依据编写的。全书共分9章，内容包括数制与转换、数字逻辑电路的基本知识、组合逻辑电路的分析和设计、时序逻辑电路的分析和设计、大规模集成电路、脉冲信号的产生与整形、A / D和D / A转换等。

本书注重基础知识与应用并重，在电路的分析和设计的讨论中侧重讨论方法和步骤，注重应用，强调实践动手能力。

书后附有大量的习题，提供了计算机仿真实验的工具和方法，可将习题在计算机上进行仿真。

本书可作为高等专科学校、高等职业学校、成人高等学校及本科院校举办的二级职业技术学院计算机、电子类专业的教材，也可以作为自动化、通讯、电力类专业的教材，还可供本科院校相关专业的师生及从事相关专业的工程技术人员参考。

本书为授课教师免费提供电子教案，此教案用PowerPoint制作，可以任意修改。

<<数字逻辑设计>>

书籍目录

序前言第1章 数制与编码 本章学习目标 1.1 进位计数制 1.2 数制的转换 1.3 编码 小结 习题1第2章 逻辑代数 本章学习目标 2.1 逻辑代数的基本运算 2.2 逻辑函数间的相等 2.3 逻辑代数的公理、基本定律和规则 2.4 逻辑函数的表示形式 2.5 逻辑函数化简 2.6 逻辑函数化简中的两个实际问题 小结 习题2第3章 组合逻辑电路 本章学习目标 3.1 组合电路的分析 3.2 组合电路的设计 3.3 组合逻辑中的中规模集成电路 3.4 组合电路的竞争和冒险 小结 习题3第4章 时序逻辑电路概述 本章学习目标 4.1 时序逻辑电路模型 4.2 同步时序电路的描述方法 4.3 触发器 4.4 触发器之间的转换 小结 习题4第5章 同步时序电路 本章学习目标 5.1 同步时序电路分析 5.2 同步时序电路设计 5.3 时序集成器件的应用 小结 习题5第6章 存储器和可编程逻辑器件第7章 脉冲波形的产生与变换第8章 数/模和模/数转换第9章 逻辑门器件附录 Electronics workbench 5.0 简介参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>