

图书基本信息

书名：<<微型计算机原理与汇编语言程序设计>>

13位ISBN编号：9787508414379

10位ISBN编号：7508414373

出版时间：2003-3

出版时间：中国水利水电出版社

作者：杨立

页数：162

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 前言

根据1999年8月教育部高教司制定的《高职高专教育基础课程教学基本要求》(以下简称《基本要求》)和《高职高专教育专业人才培养目标及规格》(以下简称《培养规格》)的精神,由中国水利水电出版社北京万水电子信息有限公司精心策划,聘请我国长期从事高职高专教学、有丰富教学经验的教师执笔,在充分汲取了高职高专和成人高等学校在探索培养技术应用性人才方面取得的成功经验和教学成果的基础上,撰写了此套《21世纪高职高专新概念教材》。

为了编写本套教材,出版社进行了广泛的调研,走访了全国百余所具有代表性的高等专科学校、高等职业技术学院、成人教育高等院校以及本科院校举办的二级职业技术学院,在广泛了解情况、探讨课程设置、研究课程体系的基础上,经过学校申报、征求意见、专家评选等方式,确定了本套书的主编,并成立了编委会。

每本书的编委会聘请了多所学校主要学术带头人或主要从事该课程教学的骨干,教学大纲的确定以及教材风格的定位均经过编委会多次认真讨论。

本套《21世纪高职高专新概念教材》有如下特点:(1)面向21世纪人才培养的需求,结合高职高专学生的培养特点,具有鲜明的高职高专特色。

本套教材的作者都是长期在第一线从事高职高专教育的骨干教师,对学生的基本情况、特点和认识规律等有深入的了解,在教学实践中积累了丰富的经验。

因此可以说,每一本书都是教师们长期教学经验的总结。

(2)以《基本要求》和《培养规格》为编写依据,内容全面,结构合理,文字简练,实用性强。

在编写过程中,作者严格依据教育部提出的高职高专教育“以应用为目的,以必需、够用为度”的原则,力求从实际应用的需要(实例)出发,尽量减少枯燥、实用性不强的理论概念,加强了应用性和实际操作性强的内容。

## 内容概要

本书是《微型计算机原理与汇编语言程序设计》教材的配套习题解答、实验指导与实训。全书分为上、中、下篇，上篇依据教材的10章内容，给出了相应的思考题与习题解答，并在其后给出4套模拟试题供读者练习；中篇给出了14个实验题目及实验指导；下篇给出了4个大型实践训练题目。本书内容丰富，书中的程序经过上机验证，每部分内容有相应的学习要求和解题指导，实用性强，融入了作者多年的教学和实践经验及体会。

本书可作为高职高专学生学习“微型计算机原理与汇编语言程序设计”课程的配套教材，也可以作为高等教育自学教材，以及作为从事微型计算机硬件和软件开发的工程技术人员学习和应用的参考书。

书籍目录

序前言上篇 习题解答 第1章 微型计算机概述——思考题与习题解答 第2章 计算机中的数据表示——思考题与习题解答 第3章 80X86微处理器及其体系结构——思考题与习题解答 第4章 8086指令系统——思考题与习题解答 第5章 汇编语言的基本表达及其运行——思考题与习题解答 第6章 汇编语言程序设计——思考题与习题解答 第7章 中断调用程序设计——思考题与习题解答 第8章 高级汇编技术——思考题与习题解答 第9章 汇编语言与高级语言的连接——思考题与习题解答 第10章 Pentium系列微型计算机简介——思考题与习题解答 模拟试题一 模拟试题二 模拟试题三 模拟试题四 模拟试题一答案 模拟试题二答案 模拟试题三答案 模拟试题四答案中篇 实验指导 实验一 汇编语言上机环境及基本操作 实验二 DEBUG调试程序的应用 实验三 多精度十进制加法程序设计 实验四 数学表达式计算 实验五 分支结构程序设计 实验六 单循环结构程序设计 实验七 数据串压缩程序设计 实验八 统计字符出现次数的程序设计 实验九 数组排序程序设计 实验十 键盘处理程序设计 实验十一 读文件程序设计 实验十二 写文件程序设计 实验十三 画图程序设计 实验十四 双机串行通信程序设计下篇 实训 实训一 动画程序设计 实训二 简单计算器程序设计 实训三 磁盘管理工具软件的开发 实训四 简单的数据库文件的建立

章节摘录

插图：解答：源程序的每一行的偏移地址和源程序所定义符号的偏移地址都是由汇编程序确定的，而段地址是由连接程序确定的，如果指令的操作数字段涉及到变量或标号（例如：MOVAX，DATA—D，则这些变量或标号的段地址都要在连接时才能确定。

原因是汇编程序当开始汇编或在每一段开始时，把地址计数器初始化为零，然后对源程序进行扫描，确定源程序每一行的偏移地址。

在汇编过程中每个段开始时地址计数器的值都置为零。

因此，其后本段内所有偏移地址均为相对于起始零地址而言的相对地址。

在程序装入存储器时，并不是所有段都从物理的0地址开始装入。

实际上，由于物理的0地址区是由系统占用的，因而用户程序的各段都起始于某个非零地址，也就是说，段起始地址要在0地址的基础上“浮动”一个值，而此值要在连接时才能确定。

从这个意义上说，变量和标号都是浮动地址。

该例程序中所定义的变量和标号的偏移地址是由汇编程序确定的，而DATA ~1、DATA—2、CODE逻辑段的段地址是由连接程序确定的。

编辑推荐

《微型计算机原理与汇编语言程序设计:习题解答、实验指导和实训》由中国水利水电出版社出版。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>