

## <<数字电子技术基础>>

### 图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787508399959

10位ISBN编号：7508399951

出版时间：2010-12

出版时间：中国电力出版社

作者：王树昆，赵晓巍 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术基础>>

### 内容概要

本书为普通高等教育“十一五”规划教材。

全书共分9章，内容包括数字逻辑基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、半导体存储器、可编程逻辑器件、数/模和模/数转换器。

每章均附有内容提要、复习思考题、本章小结和习题，便于组织教学与自学。

本书第一版荣获2008年首届山东省高等学校优秀教材奖。

本书主要作为普通高等学校电气信息类等专业的本科教材，也可作为高职高专及函授教材，同时还可供相关专业工程技术人员的参考。

## &lt;&lt;数字电子技术基础&gt;&gt;

## 书籍目录

前言第1章 数字逻辑基础 1.1 概述 1.2 逻辑代数 1.3 逻辑函数的表示方法及其相互转换 1.4 逻辑函数的代数变换与化简法 1.5 逻辑函数的卡诺图化简法 本章小结 习题第2章 逻辑门电路 2.1 概述 2.2 半导体二极管、三极管和MOS管的开关特性 2.3 分立元器件逻辑门电路 2.4 TTL集成逻辑门电路 2.5 CMOS集成逻辑门电路 本章小结 习题第3章 组合逻辑电路 3.1 概述 3.2 组合逻辑电路的分析方法和设计方法 3.3 常用组合逻辑电路 3.4 组合逻辑电路中的竞争冒险 本章小结 习题第4章 触发器 4.1 概述 4.2 基本RS触发器 4.3 钟控触发器 4.4 主从触发器 4.5 边沿触发器 4.6 触发器逻辑功能的转换 本章小结 习题第5章 时序逻辑电路 5.1 概述 5.2 时序逻辑电路的分析方法 5.3 计数器 5.4 寄存器和移位寄存器 5.5 同步时序逻辑电路的设计方法 本章小结 习题第6章 脉冲波形的产生与整形 6.1 概述 6.2 集成555定时器 6.3 施密特触发器 6.4 单稳态触发器 6.5 多谐振荡器 本章小结 习题第7章 半导体存储器 7.1 概述 7.2 随机存取存储器(RAM) 7.3 只读存储器(ROM) 本章小结 习题第8章 可编程逻辑器件 8.1 概述 8.2 可编程逻辑器件的组成和分类 8.3 可编程阵列逻辑(PAL)器件 8.4 通用逻辑阵列(GAL)器件 8.5 复杂可编程逻辑器件(CPLD) 8.6 现场可编程门阵列(FPGA)器件 本章小结 习题第9章 数/模和模/数转换器 9.1 概述 9.2 D/A转换器 9.3 A/D转换器 本章小结 习题参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>