

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787508359472

10位ISBN编号：750835947X

出版时间：2007-8

出版时间：中国电力

作者：王义军

页数：245

字数：383000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是普通高等教育“十一五”规划教材。

全书共分为四篇13章，主要内容包括数字电路基础篇、组合逻辑电路篇、时序逻辑电路篇以及数字系统相关电路篇。

在数字电路基础篇中主要介绍逻辑代数基础和数字电路基础部分，在组合逻辑电路篇中介绍集成门电路、组合电路研究方法和集成组合逻辑电路；在时序逻辑电路篇中介绍触发器电路、时序逻辑电路研究方法和集成时序逻辑电路；在数字系统相关电路篇中介绍脉冲波形的产生与整形、模数转换电路、存储器电路和可编程逻辑器件电路。

另外，在附录中增加电子线路仿真软件EWB相关内容的介绍。

本书主要作为普通高等院校电气信息类专业的教材，也可作为高职高专教材，还可供从事电子技术工作的工程技术人员学习、参考。

<<数字电子技术基础>>

书籍目录

前言第1章 绪论 1.1 电子信号 1.2 数制与码制 习题第一篇 数字电子技术基础 第2章 逻辑代数基础 2.1 逻辑代数中的基本运算 2.2 逻辑函数的定理和规则 2.3 逻辑函数的化简方法 2.4 逻辑函数表示方法及相互转换 本章小结 习题 第3章 半导体器件基础 3.1 半导体的基础知识 3.2 半导体二极管 3.3 半导体三极管 3.4 绝缘栅型场效应晶体管 本章小结 习题第二篇 组合逻辑电路 第4章 组合逻辑电路基础 4.1 数字集成电路 4.2 TTL门电路 4.3 CMOS门电路 本章小结 习题 第5章 组合逻辑电路的研究方法 5.1 组合逻辑电路的分析 5.2 组合逻辑电路的设计 5.3 组合逻辑电路的竞争冒险现象 本章小结 习题 第6章 常用的集成组合逻辑电路 6.1 编码器 6.2 译码器 6.3 数据分配器 6.4 数据选择器 6.5 数值比较器 6.6 加法器 6.7 集成组合逻辑电路的应用 本章小结 习题第三篇 时序逻辑电路 第7章 触发器电路 7.1 基本RS触发器 7.2 同步RS触发器 7.3 主从触发器 7.4 边沿触发器 7.5 集成触发器 本章小结 习题 第8章 时序逻辑电路研究方法 8.1 时序逻辑电路的分析 8.2 同步时序逻辑电路的设计 本章小结 习题 第9章 集成时序逻辑电路及其应用 9.1 集成计数器的功能及应用 9.2 集成移位寄存器的功能及应用 本章小结 习题第四篇 数字系统相关电路 第10章 脉冲波形的产生与整形 10.1 集成555定时器的电路结构与工作原理 10.2 施密特触发器 10.3 多谐振荡器 10.4 单稳态触发器 本章小结 习题 第11章 半导体存储器 11.1 随机存取存储器 11.2 只读存储器 本章小结 习题 第12章 模拟量和数字量的转换 12.1 数模转换器 12.2 模数转换器 本章小结 习题 第13章 电子设计自动化技术 13.1 可编程逻辑器件电子设计 13.2 可编程逻辑器件 13.3 硬件描述语言 13.4 电子设计自动化技术 本章小结附录A 常见英文缩写解释(按字母顺序排列) 附录B VHDL-87关键字附录C 电子电路的仿真参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>