

图书基本信息

书名：<<Motorola 68HC12系列微控制器原理、应用与开发技术>>

13位ISBN编号：9787508315287

10位ISBN编号：7508315286

出版时间：2003-9-1

出版时间：中国电力出版社

作者：杨国田,白焰

页数：368

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书以68HC12系列MCU内部组成为主线，以65HC912CB32为例，系统介绍了CPU12的硬件结构、工作原理和指令系统，以及MCU内部的TIM/ECT、高速I/O、SCI/SPI、ATD、PWM、Watchdog、BDLC、CAN、BDM等模块的结构原理与使用方法，着重介绍了应用系统扩展、模糊逻辑、BDLC、msCAN的相关基础知识。

本书既介绍原理，也结构应用实际，内容共分13章，前4章主要介绍68HC12的基本组成，其后各章主要介绍其他内部模块及系统的开发与调试，内容具有一定的独立性。

书中融入了作者多年来在单片机应用系统及仿真器开发方面的经验、教训与体会。

本书内容新颖、介绍深入、注重基础并结合实际，语言通俗易懂，可作为高等院校自动控制、仪器仪表或其他相关专业的研究生或本科生的教材或教学参考书，并适合嵌入式系统、测试、控制及仪器仪表、汽车电器等领域的工程技术人员阅读。

## 书籍目录

前言第1章 绪论 1.1 单片机的发展 1.2 Motorola单片机概述 1.3 M68HC11系列单机简介 1.4 M68HC12系列MCU简介 1.5 M68HCS12系列单片机简介第2章 HC12系列MCU组成及工作原理 2.1 HC12系列MCU的结构组成及引脚分配 2.2 CPU12的结构与工作原理 2.3 存储器组织 2.4 寄存器区 2.5 振荡器与时钟电路 2.6 MCU的操作模式与运行状态 2.7 总线控制与系统扩展 2.8 复位与中断 第3章 HC12内部的非易失存储器 3.1 FLASH存储器 3.2 EEPROM存储器第4章 CPU12指令系统 4.1 程序设计模型 4.2 汇编指令程序 4.3 寻址方式 4.4 指令系统第5章 并行I/O接口 5.1 I/O接口的结构与设置 5.2 I/O接口功能介绍第6章 标准定时器模块 (TIM) 6.1 定时器模块的结构组成 6.2 定时器模块的工作过程与设置 6.3 定时器模块的相关寄存器 6.4 TIM的应用实例第7章 增强型捕捉定时器模块 (ECT) 7.1 ECT的组成与工作模式 7.2 ECT的工作过程与设置 7.3 ECT寄存器第8章 模数转换器 (ATD) 8.1 ATD的结构组成及功能特点 8.2 ATD的设置 8.3 ATD的应用实例第9章 串行接口 9.1 串行通信接口 9.2 串行设备接口 (SPI) 9.3 关于引脚共享 9.4 串行接口的使用第10章 脉冲宽度调制模块 (PWM) 10.1 PWM的结构组成和工作特点 10.2 PWM的设置 10.3 PWM的应用举例 10.4 其他PWM输出方案第11章 BDLC通信接口 11.1 J1850总线与BDLC接口 11.2 BDLC的消息表达 11.3 BDLC模块结构、原理与工作过程 11.4 BDLC操作过程及其设置 11.5 BDLC寄存器第12章 msCAN12控制器模块 12.1 CAN总线与msCAN12 12.2 msCAN12的结构、原理与工作过程 12.3 msCAN12的存储区与寄存器第13章 应用系统开发支持 13.1 开发手段概述 13.2 背景调试模式 (BDM) 13.3 指令队列的重构与指令挂牌 13.4 断点逻辑 13.5 BDM的应用 13.6 评估板与B-BUG12简介附录A CPU12指令总表及编码规则附录B HC12工作参数后记参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>