

图书基本信息

书名：<<数字电子技术分析及其实用电路设计>>

13位ISBN编号：9787506415576

10位ISBN编号：7506415577

出版时间：1999-05

出版时间：中国纺织出版社

作者：彭期福 主编

页数：176

字数：130000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书是作者在多年的教学实践中，针对学习电子技术容易出现的概念性错误，选译有代表性的疑难问题，结合生产与生活中的应用实例进行讲解，以使读者正确理解。

同时讲述了多种传感器及相关电子电路，并介绍实用型电子电路的设计，以及可编程逻辑器件及其应用、电子设计自动化。

本书可作为大中专院校电子及相关专业教材，亦可供广大电子技术人员和电子技术爱好者阅读。

书籍目录

第一章 逻辑函数的简化 1.1 卡诺图是最简式吗 1.2 重复画圈会使卡诺图黯然失色 1.3 若逻辑表达式中最小项全为1, 卡诺图化简后逻辑表达式的值应为多少 1.4 约束项的约束条件究竟怎样理解 1.5 公式法化简逻辑表达式有关技巧第二章 门电路的分析 2.1 如何分析晶体管的工作状态 2.2 能充分说明灌电流>拉电流的例证电子胸花 2.3 正确理解多发射极管的工作原理 2.4 CMOS和TTL电路的输放端电阻 2.5 TTL电路和CMOS电路输入端悬空的讨论 2.6 电路设计的误区: 三端输入异或门 2.7 与或非门的巧用 2.8 异或门在逻辑电路中的重要作用 2.9 异或门电路多种表达式 2.10 肖特基三极管、三极管及其应用 2.11 怎样运用TTL的各种特性曲线来求解输出电压 2.12 光叫耦合器的应用第三章 组合逻辑电路的分析 3.1 谁是真正的凶手——与或逻辑的实际应用 3.2 CMOS复杂电路的分析技巧——画出辅助单无电路及设置中间点 3.3 编码器中有优先级和无优先级电路的区别 3.4 组合逻辑电路的设计 3.5 怎样检查设计的电路是否正确 3.6 全加器电路的组成 3.7 组合逻辑检测原理第四章 时序逻辑电路的分析第五章 大规模集成电路及A/D、D/A之间的转换第六章 实用电路的设计第七章 可编程逻辑器件PLD及其应用第八章 电子设计自动作(EDA)参数文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>