

<<数字与微处理器基础>>

图书基本信息

书名：<<数字与微处理器基础>>

13位ISBN编号：9787505399105

10位ISBN编号：7505399101

出版时间：2004-8-1

出版时间：电子工业出版社

作者：克莱特,顾梅花,李争

页数：488

字数：867000

译者：顾梅花,李争

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字与微处理器基础>>

内容概要

本书涵盖数字电路与微处理器技术两大部分。

数字电路部分包括各种门电路和组合逻辑、触发器和时序逻辑、与模拟信号接口电路的基本理论和应用，特别注重各种数字电路在后续章节中的应用；微处理器部分以8085A八位微处理器为主介绍了系统的硬件组成、总线方式、指令系统和接口等；最后以8051八位微控制器为代表介绍了微控制器与微处理器的区别，以及它的系统组成、接口、指令系统和实际应用。

本书内容深入浅出，旨在培养和提高读者数字与微处理器技术实际设计的能力。

本书可作为大学电类专业数字电路与微处理器技术课程的教材，也可作为非电类专业和其他工程技术人员数字电路与微处理器系统方面的自学教材和参考书。

<<数字与微处理器基础>>

书籍目录

第1章 数字系统及其表示法 1.1 模拟量的数字表示 1.2 十进制数字系统 1.3 二进制数字系统 1.4 十进制到二进制的转换 1.5 十六进制数字系统 1.6 十六进制数转换 1.7 二-十进制系统 1.8 数字系统的比较 1.9 ASCII码 1.10 数字系统的应用 1.11 数字信号 1.12 时钟波形定时 1.13 电路中的开关 1.14 开关用晶体管 1.15 TTL集成电路第2章 逻辑门电路工作原理和特性 2.1 与门 2.2 或门 2.3 时序分析 2.4 集成电路逻辑门的用法 2.5 故障诊断技术介绍 2.6 反相器 2.7 与非门 2.8 或非门 2.9 异或门 2.10 异或非门 2.11 逻辑门波形发生器 2.12 逻辑门工作原理小结 2.13 TTL系列技术指标 2.14 CMOS系列 2.15 逻辑接口系列第3章 组合逻辑电路和化简技术 3.1 组合逻辑 3.2 布尔代数定律和法则 3.3 用布尔代数化简组合逻辑电路 3.4 德摩根法 3.5 卡诺图 3.6 系统设计应用 3.7 运算电路 3.8 4位全加器IC第4章 数据控制器件 4.1 比较器 4.2 译码器 4.3 编码器 4.4 多路器 4.5 多路选择器 4.6 多路器设计应用 4.7 施密特触发器 4.8 系统设计应用第5章 触发器和时序逻辑 5.1 S-R触发器 5.2 D锁存器集成电路7475 5.3 D触发器集成电路7474 5.4 J-K触发器 5.5 J-K触发器集成电路 5.6 触发器时间参数 5.7 三态缓冲器、锁存器和收发器 5.8 消除开关抖动 5.9 振荡器电路和单触发多谐振荡器 5.10 实际的输入和输出第6章 计数器和移位寄存器 6.1 波纹计数器 6.2 N分频计数器的设计 6.3 异步计数器集成电路 6.4 计数器IC的系统设计应用 6.5 七段LED显示译码器 6.6 同步计数器 6.7 同步加法/减法计数器IC 6.8 移位寄存器基础 6.9 环形计数器和约翰逊移位计数器 6.10 移位寄存器IC 6.11 移位寄存器的系统设计和应用第7章 模拟电路接口技术 7.1 数字和模拟表示法 7.2 运算放大器基础 7.3 二进制电阻数模转换器 7.4 R/2R阶梯数模转换器 7.5 集成电路数模转换器 7.6 数据转换器IC技术参数 7.7 并行编码模数转换器 7.8 斜坡计数模数转换器 7.9 逐次逼近模数转换 7.10 电流积分模数转换器 7.11 传感器和信号预处理 7.12 数据采集系统第8章 微处理器和计算机存储器 8.1 存储器概念 8.2 静态存储器 8.3 动态存储器 8.4 只读存储器 8.5 存储器扩展和地址译码 8.6 磁、光存储器第9章 微处理器基础 9.1 系统组成和总线介绍 9.2 微处理器系统软件控制 9.3 8085A微处理器内部结构 9.4 8085A指令执行第10章 8085A软件介绍 10.1 I/O编程的硬件需求 10.2 编写汇编语言和机器语言程序 10.3 比较和条件转移 10.4 使用内部数据寄存器 10.5 编写时延程序 10.6 带I/O操作时延子程序的用法第11章 8085A系统硬件介绍 11.1 8085A引脚定义 11.2 总线复用和读写时序 11.3 用存储器映射I/O和标准存储器的微处理器系统设计 11.4 CPU指令时序 11.5 基于I/O映射I/O技术的最小8085A系统 11.6 可编程8355/8755A和8155/8156 芯片第12章 8085A软件指令集 12.1 数据传送指令 12.2 算术指令 12.3 逻辑指令 12.4 子程序和堆栈 12.5 中断第13章 接口技术和应用 13.1 与数模转换器接口 13.2 DAC用做波形发生器 13.3 与模数转换器接口 13.4 用ADC设计数字温度计 13.5 驱动多路显示 13.6 键盘扫描 13.7 驱动步进电机第14章 8051微控制器 14.1 8051系列微控制器 14.2 8051结构 14.3 外部存储器接口 14.4 8051指令集 14.5 8051应用附录A WWW网站附录B 8085A汇编语言参考表与字母助记符附录C 8085A指令集参考手册附录D 8085A指令集周期索引附录E 8085A指令集一览表附录F 部分习题答案附录G 电路图附录H 8051应用范例附录I SDK-85微处理器教学装置附录J EMAC 8085初级教学装置附录K 可编程逻辑器件：Altera和Xilinx的CPLD和FPGA附录L 基于PC的SIM8085微处理器仿真器

<<数字与微处理器基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>