

<<电子技术实验>>

图书基本信息

书名：<<电子技术实验>>

13位ISBN编号：9787505389410

10位ISBN编号：7505389416

出版时间：2004-6

出版时间：电子工业

作者：董平 编

页数：242

字数：345000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子技术实验>>

### 内容概要

本书是电子技术实验课程教材，全书按照实验教学平台构建，分为常用仪器使用平台；基础电路实验平台；电路设计平台；EDA系统设计平台。

本书可适应于不同基础、不同兴趣的学生对电子技术实验课程的要求。

教师也可根据不同的实验平台，安排几种实验组合课程表，供学生任选。

EDA系统设计介绍了最新的Multisim 2001和Max?plus 软件基本分析、设计方法。

? 本书配有多媒体实验光盘（VCD），可在计算机中利用媒体播放软件演示，方便教师和学生的使用

。

## &lt;&lt;电子技术实验&gt;&gt;

## 书籍目录

第1篇 电子技术基础实验平台 第1章 实验室常用电子仪器的使用 实验一 示波器的使用 实验二 低频信号发生器的使用 实验三 晶体管毫伏表的使用 第2章 模拟电子技术实验 实验一 晶体管共射极单管放大电路 实验二 差动放大电路实验 实验三 集成运算放大器应用( ) 比例运算电路 实验四 集成运算放大器应用( ) 反相积分电路 实验五 集成运算放大器应用( ) 电压比较电路 实验六 集成运算放大器应用( ) 波形发生电路 实验七 直流稳压电源电路 实验八 互补对称功率放大器(OCL电路) 附录A 模拟电子技术基本元器件介绍 附录B 常用模拟集成电路器件 第3章 数字电子技术实验 实验一 TTL集成电路的逻辑功能及特性测试 实验二 组合逻辑电路( )——采用小规模集成器件 实验三 组合逻辑电路( )——采用中规模集成器件 实验四 触发器逻辑功能测试 实验五 时序逻辑电路( )——采用小规模集成器件 实验六 时序逻辑电路( )——采用中规模集成器件 实验七 555定时器电路的功能及应用 实验八 数-模转换器(D/A)和模-数转换器(A/D) 附录C 常用数字集成电路器件 第2篇 电子技术设计平台 第4章 模拟电子电路设计 实验一 测量放大器设计 实验二 函数信号发生器的设计 实验三 可调直流稳压电源设计 第5章 数字电子电路设计 实验一 多组竞赛抢答器设计 实验二 数字电子钟设计 实验三 数字压力秤设计 第3篇 EDA系统设计平台 第6章 大规模可编程逻辑器件(CPLD)开发实验系统 实验一 CPLD开发实验系统认识 实验二 反相器 实验三 门电路 实验四 组合逻辑电路 实验五 显示驱动电路 实验六 触发器 实验七 时序逻辑电路 实验八 综合电路 第7章 模拟及数字电路设计仿真 实验一 系统认识 实验二 积分电路仿真 实验三 RC振荡电路仿真 实验四 低通滤波器仿真 实验五 555定时器仿真 实验六 多数人表决电路仿真 实验要求 实验规则 实验报告要求 实验报告表格式参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>