

<<嵌入式系统设计>>

图书基本信息

书名：<<嵌入式系统设计>>

13位ISBN编号：9787505380141

10位ISBN编号：7505380141

出版时间：2002-9-1

出版时间：电子工业出版社

作者：Arnold Berger

页数：200

字数：282000

译者：吕骏

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<嵌入式系统设计>>

内容概要

本书详细介绍嵌入式系统开发的全部过程，讲述在嵌入式开发环境下编程、调试系统的专业知识，带领读者进入嵌入式系统编程领域，使读者掌握嵌入式系统开发中的关键方法及技术，并把它们应用到实践中。

本书适于从事嵌入式系统研发的技术人员以及高校相关专业的师生阅读。

<<嵌入式系统设计>>

作者简介

Arnold Berger博士毕业于康奈尔大学。

在惠普公司工作期间，他负责HP64700系列仿真器项目，并在一种基于FPGA的可重配置硬件加速器项目中担任重要工作。

后来又成为Toolmaker Applied Microsystems公司的研发主管，为AMD的29K系列嵌入式微处理器做第三方开发工具的研制工作。

最

<<嵌入式系统设计>>

书籍目录

前言 简介 第一章 嵌入式设计生命周期 概述 产品定义 硬件与软件划分 迭代与实现 详细的硬件与软件设计 硬件与软件集成 产品测试与发布 维护和升级现有产品 小结 参考文献 第二章 选择过程 封装芯片 优越的性能 EEMBC 执行基准测试 可选的RTOS 语言与微处理器支持 工具兼容性 性能 设备驱动程序 调试工具 标准兼容性 技术支持 源代码与目标代码 服务 开发套件可用性 编译器 硬件与软件调试工具 选择过程的其他问题 以前对某处理器系列的投入 以前在编程语言上的限制 上市时间 参考资料 小结 参考文献 第三章 划分决策 硬件与软件的双重性 硬件趋势 “编写”硬件 ASIC革命 ASIC及返工费用 风险管理 协同验证 参考资料 小结 参考文献 第四章 开发环境 执行环境 系统启动 中断响应周期 函数调用与栈帧 运行时环境 对象布局 使用连接器 参考资料 小结 参考文献 第五章 独特的软件技术 控制硬件 内嵌式汇编 内存映射访问 按位操作 使用存储类限定符volatile 速度与代码密度 中断与中断服务例程 (ISRs) 从轮询循环到中断驱动 可嵌套的中断与可重入性 测量执行时间 看门狗定时器 看门狗定时器与调试目标系统 闪存 设计方法学 参考资料 小结 参考文献 第六章 基本工具套件 基于主机的调试 字长 字节排序 远程调试器与调试内核 ROM 仿真器 限制 干扰和实时调试 逻辑分析仪 条件触发 触发资源 状态转换 限制 物理连接 逻辑分析仪与高速缓存 编译器优化 成本收益 其他用途 细节统计 小结 参考文献 第七章 BDM、JTAG 和Nexus 背景调试模式 (BDM) 联合测试行动组 (JTAG) Nexus 小结 第八章 一种集成解决方案——ICE 坚不可摧的运行控制 实时跟踪 硬件断点 覆盖存储器 时序限制 用法问题 设置触发条件 参考资料 小结 参考文献 第九章 测试 为什么要测试 何时测试 测试什么 何时停止 选择测试用例 测试嵌入式软件 实时失败模式 测量测试覆盖率 性能测试 如何测试性能 维护和测试 参考资料 小结 参考文献 第十章 未来 可重配置硬件 关于开发工具市场商业活动的一些评论 三个月后 工具与芯片 小结 参考文献

<<嵌入式系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>