

<<CMOS射频集成电路设计(英文原版)>>

图书基本信息

书名：<<CMOS射频集成电路设计(英文原版)>>

13位ISBN编号：9787505376151

10位ISBN编号：7505376152

出版时间：2002-6-1

出版时间：电子工业出版社

作者：Thomas H.Lee

页数：493

字数：819000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书详细讲述了CMOS技术在吉赫兹射频电路中的应用。

本书首先从电子学基本理论和IC技术的发展史入手，简要描述了无源RLC风络、无源IC器件和晶体管模型，然后重点讲述了特高频电路和宽带放大器的设计方法，如一些重要的近似方法和某些器件的模拟结果等。

在射频电路的设计中，主要讲述了低噪声放大器、混频器、功率放大器、高频振荡器以及频率同步器的设计原理和方法。

作者在书中列举了350多个电路实例，并附有大量习题。

本书可作为高等院校电子和通信等专业高年级本科生或研究生的教材，也可供有关工程技术人员作为工程设计的参考用书。

书籍目录

- 第1章 射频非线性历史
- 第2章 无源集成电路组件的特征
- 第3章 MOS装置的物理性质
- 第4章 无源RLC网络
- 第5章 分布式系统
- 第6章 Smith圆图和S参数
- 第7章 带宽预测技术
- 第8章 高频放大器设计
- 第9章 电压参考值和偏压
- 第10章 噪声
- 第11章 LNA设计
- 第12章 混频器
- 第13章 射频功率放大器
- 第14章 反馈系统
- 第15章 锁相环

.....

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>