第一图书网, tushu007.com

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787505374256

10位ISBN编号：7505374257

出版时间：2002-2-1

出版时间：电子工业出版社

作者：卜艳萍,吴玉萍

页数：210

字数：339

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

内容概要

本书以IBM PC机作为背景系统，深入浅出地介绍了微机原理的基础知识及汇编语言程序设计的方法和技术。
?
全书共分为8章，第1章和第2章介绍微机基础知识；第3章详细介绍了IBM PC机的寻址方式和指令系统；第4章介绍伪指令、汇编语言程序格式及设计思想、宏指令语句等；第5章讲述顺序程序设计、分支程序设计、循环程序设计及子程序(过程)设计的方法；第6章分析了程序查询传送方式和中断传送方式的基本方法；第7章讲述了DOS系统功能调用和BIOS系统功能调用知识；第8章是汇编语言程序设计实验指导。

?本书可作为高职高专计算机专业及相关专业师生的教学用书，也可作为从事计算机应用的工程技术人员的技术参考书。

书籍目录

目　录

第1章 微型计算机基础知识
1.1 微型计算机的基本结构与组成
1.1.1 计算机的基本组成
1.1.2 微机硬件系统结构
1.1.3 存储器
1.1.4 输入/输出设备
1.2 计算机中的数制与编码
1.2.1 进位计数制及数制转换
1.2.2 定点数与浮点数
1.2.3 机器数的编码表示
1.2.4 ASCII码与BCD码
第2章 16位微处理器
2.1 概述
2.2 8088微处理器的功能结构
2.2.1 8088 CPU的内部寄存器
2.2.2 8088 CPU的两大功能结构
2.3 8088微处理器的引脚及其功能
2.4 系统组成
第3章 8086/8088指令系统
3.1 寻址方式
3.1.1 与数据有关的寻址方式
3.1.2 与转移地址有关的寻址方式
3.2 8088/8086指令系统
3.2.1 数据传送指令
3.2.2 算术运算指令
3.2.3 逻辑运算指令
3.2.4 移位指令
3.2.5 转移指令
3.2.6 字符串操作指令
3.2.7 处理器控制指令
3.2.8 输入/输出指令
3.2.9 中断指令
第4章 8088/8086汇编语言
4.1 汇编程序功能
4.2 常数
4.3 伪指令
4.3.1 表达式赋值伪指令EQU
4.3.2 数据定义伪指令
4.3.3 LABEL伪指令
4.3.4 段定义伪指令
4.3.5 过程定义伪指令
4.3.6 模块命名、程序开始和程序结束伪指令
4.3.7 模块通信伪指令
4.3.8 结构伪指令STRUC

4.4 汇编语言程序格式
4.4.1 名字项
4.4.2 操作项
4.4.3 操作数项
4.4.4 注释项
4.5 宏指令语句
第5章 汇编语言程序设计
5.1 顺序程序设计
5.2 分支程序设计
5.3 循环程序设计
5.3.1 循环程序的基本结构
5.3.2 循环程序设计
5.3.3 多重循环程序设计
5.4 子程序(过程)设计
第6章 输入/输出程序设计
6.1 CPU与外设传送数据的控制方式
6.2 程序查询传送方式程序举例
6.3 中断传送方式
6.3.1 中断的概念
6.3.2 8088/8086中断系统
6.4 中断传送方式程序举例
第7章 系统功能调用
7.1 DOS系统功能调用
7.1.1 DOS系统功能调用概述
7.1.2 DOS系统调用程序实例
7.2 BIOS系统功能调用
7.2.1 BIOS系统功能调用概述
7.2.2 BIOS系统功能调用举例
7.3 显示程序设计
7.3.1 显示器BIOS中断服务
7.3.2 文本方式下的字符及字符图形的显示
7.3.3 字符图形显示举例
第8章 汇编语言程序设计实验指导
8.1 预备知识
8.2 上机实验指导
8.2.1 DEBUG命令的使用实验
8.2.2 顺序程序设计实验
8.2.3 分支程序设计实验
8.2.4 循环程序设计实验
8.2.5 子程序定义及调用实验
8.2.6 DOS功能调用实验
8.2.7 BIOS功能调用实验
8.2.8 综合程序设计实验
附录A 8086/8088指令系统一览表
附录B DEBUG命令一览表
附录C DOS功能调用一览表
附录D BIOS功能调用一览表

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com