

<<电子设计自动化>>

图书基本信息

书名：<<电子设计自动化>>

13位ISBN编号：9787502539351

10位ISBN编号：7502539352

出版时间：2002-1

出版时间：化学工业

作者：唐亚平 编

页数：238

字数：381000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子设计自动化>>

内容概要

电子设计自动化（EDA）是将计算机应用于电子设计过程中的一门新技术，为电子系统设计带来了革命性的变化。

本书是作者总结多年的教学和实践经验，并结合新技术编写而成，并根据高等职业教育的要求突出了实用性、可操作性。

本书介绍运用EDA技术进行电子系统设计的有关知识和相关EDA工具的应用，包括两大部分内容，第一部分介绍如何应用EDA工具（Protel99SE）完成电路原理图设计、印制电路板设计。

第二部分介绍应用EDA工具对可编程逻辑器件进行设计，包括在数字电路设计方法、可编程逻辑器件、VHDL语言、EDA开发工具使用、可编程模拟器件及应用，从面对EDA技术有一个较面的介绍。

本书可作为高等职业教育电子类、计算机、自动化相关专业课程教材，也可作为社会相关技术培训教材，还可供从事电子设计的工程技术人员作为技术参考书。

<<电子设计自动化>>

书籍目录

第一章 EDA技术概述 第一节 EDA技术的发过程 第二节 EDA技术主要内容 第三节 数字系统设计的基本流程 本章小结 思考题与习题第二章 Protel 99SE电路原理图设计 第一节 概述 第二节 元件及元件编辑器 第三节 protel 99SE电路原理图设计基本操作方法 第四节 报表文件的生成 第五节 设计举例 本章小结 思考题与习题第三章 Protel 99SE印制电路板图设计 第一节 Protel 99SE印制电路板图的设计流程 第二节 PCB封装元件及PCB元件库管理 第三节 印制电路板图设计基本操作 本章小结 思考题与习题第四章 可编程逻辑器件 第一节 概述 第二节 复杂可编程逻辑器件 (CPLD) 第三节 现场可编程逻辑门阵列 (FPGA) 第四节 在系统可编程 (ISP) 逻辑器件 第五节 可编程逻辑器件的设计流程 本章小结 思考题与习题第五章 硬件描述语言VHDL 第一节 概述 第二节 VHDL的程序基本结构 第三节 标识符、数据对象、数据类型、属性及运算符 第四节 VHDL的主要描述语句 第五节 程序包、库及其配置 第六节 VHDL的结构描述方法 第七节 常用单元的设计举例 本章小结 思考题与习题第六章 MAX + PLUS 第一节 概述 第二节 MAX + PLUS 基本操作 第三节 MAX + PLUS 应用举例 本章小结 思考题与习题第七章 ispDesignEXPERT 第一节 概述 第二节 ispDesignEXPERT基本操作 第三节 在系统编程方法 第四节 应用实例 本章小结 思考题与习题第八章 在系统可编程模拟器件及应用 第一节 概述 第二节 在系统可编程模拟器件 第三节 PAC - Designer软件的使用 本章小结 思考题与习题附录一 Protel 99SE中Miscellaneous Device.ddb元件库中部分常用的元件符号附录二 Protel 99SE中ADVPCB.ddb元件封装库常用元件封装参考文献

<<电子设计自动化>>

编辑推荐

其他版本请见：《电子设计自动化（EDA）技术》

<<电子设计自动化>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>