

<<计算机组成课程设计>>

图书基本信息

书名：<<计算机组成课程设计>>

13位ISBN编号：9787308054027

10位ISBN编号：7308054020

出版时间：2007-11

出版时间：浙江大学

作者：楼学庆，平玲娣著

页数：243

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机组成课程设计>>

内容概要

本书的特色是要求实验者用硬件描述语言(Verilog HDL)设计单元电路、功能部件和指令条数有限而功能较齐全的单时与多时钟CPU；采用先进的电子设计自动化工具(EDA)仿真模拟用Verilog语言设计的计算机功能单元，仿真模拟正确后，能把设计结果写入Spadon-3 Starter Kit Board开发板上的FPGA可编程芯片上，并能直接实验自己的设计(芯片)是否达到预期目标，其乐无穷。实验设计按照主干课程大纲由浅入深，内容丰富，每个实验目标明确。

<<计算机组成课程设计>>

书籍目录

第1章 MIPS汇编软件模拟实验第2章 Verilog与Xilinx ISE第3章 Datapath基本逻辑组件设计第4章 ALU与ALU控制器设计实验第5章 R指令设计实现第6章 CPU控制器设计第7章 单时钟数据通道设计第8章 多周期CPU设计实验第9章 微程序控制单元设计第10章 微程序控制数据通道设计第11章 有限指令CPU设计第12章 编写MIPS程序模拟执行附录A 指令与MIPS汇编 § A.1 引言 § A.2 计算机硬件操作 § A.3 MIPS汇编指令附录B 计算机的数据表示与算法 § B.1 引言 § B.2 整数的表示 § B.3 字符的表示 § B.4 整数的加减运算 § B.5 整数的乘法运算 § B.6 整数的除法运算 § B.7 浮点数的表示参考文献

<<计算机组成课程设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>