

<<微机原理及应用>>

图书基本信息

书名：<<微机原理及应用>>

13位ISBN编号：9787307085244

10位ISBN编号：7307085240

出版时间：2011-2

出版时间：武汉大学出版社

作者：王惠中，王强，王贵锋 主编

页数：410

字数：667000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理及应用>>

内容概要

本书是面向独立学院工科类专业学生编写的微机原理及应用教材。

随着我国高等教育的大众化和办学层次的多样化，因材施教已成为当前教学改革和课程建设的重要内容之一。

本教材根据国家质量工程全面提高本科生素质教育的指导思想，结合工科本科计算机基础教学的基本要求，在独立学院多年教学经验的基础上编写而成。

近年来的教学实践与研究表明，独立学院的计算机基础教育必须与独立学院的人才培养层次和模式紧密联系。

因而本?不仅强调学生掌握微型计算机的基本原理和应用技术，而且强调培养学生利用所学的知识解决一些实际的工程问题。

计算机已成为解决工程问题不可缺少的工具。

随着工业自动化的水平不断提高，工程应用型本科高等院校非电专业的学生毕业以后，所面临大量设计任务中的许多地方都涉及计算机知识。

所以，工科院校的学生学习和掌握计算机的基本原理和应用技术已成为几乎所有工科专业培养计划的一个重要环节，因此，“微机原理及应用”是工科学生重要的技术基础课。

如何使学生在有限的时间内做到既能掌握基本概念又能提高学生的基本?力，是我们在教学中始终在探索的问题。

<<微机原理及应用>>

书籍目录

第1章 微型计算机概论	1.1 微型计算机概述	1.1.1 计算机的发展	1.1.2 微型计算机的分类及主要性能指标	1.1.3 微型计算机的发展	1.2 微型计算机的基本结构	1.2.1 微型计算机系统、微型计算机	1.2.2 微处理器	1.2.3 单片微型计算机、单板微型计算机、多板微型计算机	1.3 微型计算机的基础知识	1.3.1 计算机数制及其相互转换	1.3.2 计算机数值表示及其运算	1.3.3 数值运算	1.3.4 符号数的二进制算术运算	1.3.5 数的定点和浮点表示	1.3.6 溢出的概念	1.4 常用编码及其表示	1.4.1 BCD码(十进制数的二进制编码)	1.4.2 ASCII码	习题第2章 8086 / 8088微处理器	2.1 8086 / 8088微处理器的基本结构	2.1.1 8086 / 8088微处理器	2.1.2 8086 / 8088微处理器的内部结构	2.2 8086 / 8088微处理器的引脚功能及其工作模式	2.2.1 8086 / 8088微处理器在最小模式中引脚定义	2.2.2 8086 / 8088微处理器在最大模式中引脚定义	2.3 8086微处理器的存储器组织结构	2.3.1 存储器的分段管理	2.3.2 内存的物理地址形成	2.3.3 8086微处理器存储器的分体结构	2.4 8086 / 8088微处理器系统配置	2.4.1 8086 / 8088微处理器最小模式	2.4.2 8086 / 8088微处理器最大模式	2.5 8086 / 8088微处理器的总线操作及时序	2.5.1 8086 / 8088微处理器的工作周期	2.5.2 系统的复位及启动	2.5.3 8086微处理器最小模式下的总线操作	习题第3章 存储器	3.1 存储器的基本知识	3.1.1 存储器的概述	3.1.2 半导体存储器的分类	3.1.3 半导体存储器主要技术指标	3.1.4 半导体存储器的结构	3.2 随机存取存储器(RAM)	3.2.1 静态随机存取存储器	3.2.2 动态随机存取存储器(DRAM)	3.2.3 集成随机存取存储器(IRAM)	3.3 只读存储器(ROM)	3.3.1 只读存储器(ROM)的结构及工作原理	3.3.2 只读存储器(ROM)芯片的典型芯片	3.4 存储器与CPU的连接	3.4.1 存储器与CPU连接时应注意的问题	3.4.2 存储器芯片的扩展	3.4.3 CPU与存储器的连接	3.4.4 CPU与存储器的连接应用举例	习题第4章 8086 / 8088指令系统	4.1 概述	4.1.1 机器语言	4.1.2 汇编语言	4.1.3 高级语言(HighLevelLanguage)	4.2 指令的编码格式与指令构成	4.2.1 指令构成	4.2.2 8086 / 8088的指令编码格式	4.3 8086微处理器的寻址方式	4.3.1 操作数寻址方式	4.3.2 程序转移地址的寻址方式	4.4 8086 / 8088指令系统	4.4.1 数据传送指令	……
第5章	汇编语言程序设计																																																																			
第6章	基本I/O接口																																																																			
第7章	中断系统																																																																			
第8章	常用可编程接口芯片及其应用																																																																			
第9章	模/数和数/模转换																																																																			
第10章	串行通信																																																																			
第11章	微机控制系统设计基础																																																																			
附录																																																																				
主要参考文献																																																																				

<<微机原理及应用>>

章节摘录

版权页：插图：与机器语言相比，用汇编语言编写程序的突出优点是可使用符号，也就是可以用助记符来表示指令的操作码和操作数，可以用标号和符号来代替地址、常量和变量。

助记符是表示一种操作功能的英文字母缩写，利用助记符便于识别和记忆。

但由于用汇编语言编写的程序是由助记符和数字组成的，微处理器不能直接执行，所以采用汇编语言编写的程序在执行前，还必须将其“翻译”成机器语言，也称为目标程序（ObjectProgram），这时微处理器才能执行指令。

通常将采用助记符指令写成的程序，称为源程序（Source Pmgram）。

汇编语言仍然是一种面向机器的语言，有独特的优点，汇编语言编写的程序要比与其等效的高级语言程序生成的目标代码精简得多，占内存少，执行速度快。

它允许程序员直接调用微处理器内部的资源，比较适合编制系统软件、实时控制软件以及那些直接控制硬件接口的驱动程序。

但是它也有缺点，对于不同的微处理器具有不同的指令系统，其源程序的通用性较差，一般不具有可移植性，不能像高级语言程序那样，在使用不同微处理器的各类计算机上都可运行。

其大多数的语句不过是一些机器指令的助记符。

用汇编语言编写和调试程序的周期较长，程序设计的技巧性强。

程序员必须既要熟悉计算机的硬件结构，又要熟悉计算机的指令系统，才能编写出高质量的汇编语言程序。

<<微机原理及应用>>

编辑推荐

《微机原理及应用》：21世纪独立学院应用型创新人才培养系列规划教材

<<微机原理及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>