

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787307058712

10位ISBN编号：7307058715

出版时间：2007-10

出版时间：武汉大学

作者：杨建良

页数：208

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是根据原国家教委高教司制定的电子技术课程教学基本要求，并结合作者多年来的教学经验而编写的专业技术基础课教材。

全书共分8章，主要内容包括：逻辑代数基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲产生与整形电路、存储器和可编程逻辑器件、数 - 模转换和模 - 数转换等。

本书侧重基本概念、基本理论和基本方法的讲述，突出知识的新颖性、实用性、系统性和逻辑性，注重理论知识的讲解与实际工程应用的有机结合，加强对学生各方面能力的培养。

内容讲述清楚简练，例题分析透彻，实例与知识点结合恰当，启发性强。

本书可作为本、专科院校计算机应用、电子信息类专业教材，也可作为相关工程技术人员的学习与参考用书。

<<数字电子技术基础>>

书籍目录

第1章 逻辑代数基础 1.1 数字电路及其特点 1.2 数制与编码 1.3 逻辑代数及其基本运算 1.4 逻辑代数的基本公式和规则 1.5 逻辑函数的描述方法 1.6 逻辑函数的化简 本章小结 习题1

第2章 集成逻辑门电路 2.1 集成逻辑门电路的分类 2.2 TTL集成逻辑门电路 2.3 CMOS集成逻辑门电路 本章小结 习题2

第3章 组合逻辑电路 3.1 组合逻辑电路概述 3.2 常用中规模集成组合逻辑电路 3.3 组合逻辑电路中的竞争冒险 本章小结 习题3

第4章 触发器 4.1 基本RS触发器 4.2 同步触发器 4.3 主从触发器 4.4 边沿触发器 4.5 触发器的分类 4.6 触发器的相互转换 4.7 触发器的主要技术参数 本章小结 习题4

第5章 时序逻辑电路 5.1 概述 5.2 时序逻辑电路的分析方法 5.3 时序逻辑电路的设计方法 5.4 计数器 5.5 寄存器和移位寄存器 本章小结 习题5

第6章 脉冲产生与整形电路 6.1 周期性矩形脉冲波的主要技术参数 6.2 多谐振荡器 6.3 单稳态触发器 6.4 施密特触发器 6.5 555定时器及其应用 本章小结 习题6

第7章 存储器和可编程逻辑器件 7.1 半导体存储器的基本概念 7.2 可编程逻辑器件PLD 本章小结 习题7

第8章 数 - 模转换和模 - 数转换 8.1 概述 8.2 D/A转换器 (DAC) 8.3 A/D转换器 (ADC) 本章小结 习题8

附录1 常用逻辑符号对照表 附录2 74系列资料引脚图 附录3 部分常用MSI计数器的逻辑及基本特征参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>