

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787303076659

10位ISBN编号：7303076654

出版时间：2005-9

出版时间：北京师范大学出版社

作者：朱凤芝，裴咏枝 编著

页数：177

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

本书是高职高专电子信息类专业基础课程。

本书内容共分9章，第1章主要介绍了数字电路的基本内容：数制与码制及数制之间的相互转换，介绍了逻辑函数及化简方法；第2章主要介绍了基本门路及复合门电路的组成方法及逻辑关系特征；第3章介绍了组织逻辑电路的分析方法、设计方法及典型组合逻辑电路的功能特点及应用；第4章介绍了集成触发器的逻辑功能及典型芯片；第5章主要介绍了时序逻辑电路的分析方法及寄存器、计数器等常用电路的功能特点及应用；第6章主要介绍只读存储器、随机存取存储器及可编程逻辑阵列的基本原理和应用；第7章主要介绍555定时器的功能特点和典型应用；第8章主要介绍模数转换的典型芯片0809和数模转换的典型芯片0832等。

第9章介绍可编程逻辑器件及其应用。

本书可作为高职高专教材，亦可供有关人员参考。

## 书籍目录

第1章 数制与逻辑函数 1.1 数制和码制 1.2 编码 1.3 逻辑代数概述 1.4 逻辑代数运算的基本公式、定律和基本规则 1.5 逻辑函数的化简 1.6 实践与应用 TTL逻辑测试仪的安装与调试 本章小结 习题与思考题 第2章 集成逻辑门 2.1 逻辑门电路概述 2.2 典型集成逻辑门 2.3 集成逻辑门的主要性能指标 2.4 集成逻辑门的使用常识 2.5 实践与应用 微电机控制电路 本章小结 习题与思考题 第3章 组合逻辑电路 3.1 组合逻辑电路概述 3.2 典型MSI组合逻辑电路 3.3 组合逻辑电路中的竞争与冒险 3.4 实践与应用——抢答器设计与制作 本章小结 习题与思考题 第4章 集成触发器 4.1 集成触发器概述 4.2 典型集成触发器 4.3 实践与应用 电子秒表的设计 本章小结 习题与思考题 第5章 时序逻辑电路 5.1 时序逻辑电路概述 5.2 时序逻辑电路的分析 5.3 典型MSI时序逻辑电路 5.4 实践与应用 定时电路 本章小结 习题与思考题 第6章 存储器 6.1 存储器概述 6.2 只读存储器及应用 6.3 存储器的应用 6.4 随机存取存储器 (RAM) 及应用 6.5 可编程逻辑阵列及应用 本章小结 习题与思考题 第7章 脉冲波形的产生与整形 7.1 概述 7.2 555定时器及其应用 7.3 集成单稳态触发器 7.4 实践与应用 报警电路 本章小结 习题与思考题 第8章 数模和模数转换 8.1 数模和模数转换概述 8.2 D/A转换原理及应用 8.3 A/D转换原理及应用 8.4 实践与应用 3.5位直流数字电压表的设计 本章小结 习题与思考题 第9章 可编程逻辑器件及其应用 9.1 可编程逻辑阵列 (PLA) 器件 9.2 可编程阵列逻辑 (PAL) 器件 9.3 通用阵列逻辑 (GAL) 器件 9.4 复杂可编程逻辑器件CPLD 9.5 现场可编程逻辑器件FPGA 习题与思考题 主要参考书目

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>