

<<计算机组成原理联考辅导教程>>

图书基本信息

书名：<<计算机组成原理联考辅导教程>>

13位ISBN编号：9787302287797

10位ISBN编号：7302287791

出版时间：2012-6

出版时间：清华大学出版社

作者：李春葆,肖忠付,杭小庆

页数：351

字数：576000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机组成原理联考辅导教程>>

内容概要

编者以几十年计算机专业学科教育积累的丰富经验,针对近几版全国计算机学科专业基础综合考试大纲的计算机组成原理部分进行透彻剖析,结合编者参加4年全国联考阅卷工作的体会,对计算机组成原理的内容进行知识点梳理、疑点诠释、难点辅导、全面复习;通过详解大量例题的各种求解方法,力求帮助提高考生分析与解决问题的能力;精选大量教学中广为采用的用例、历年名校考研试题以及近4年的考研真题和最新的2012年考研真题进行评析讲解,对考生存在的一些问题,在写作上力求具有指导性和针对性。

全书内容丰富,辅导专业,针对性强,所有考纲中的知识点都标识了难度和重要性,另给出了计算机组成原理部分的5份模拟试题以及参考答案,供考生练习、参阅。

《计算机组成原理联考辅导教程-2013版-2013考研冲刺金钥匙》可作为参加计算机专业研究生入学考试的考生复习用书,也可以作为计算机专业的学生学习计算机组成原理课程的辅导用书。

<<计算机组成原理联考辅导教程>>

书籍目录

第1章 计算机系统概述

- 1.1 计算机发展历程
- 1.2 计算机系统层次结构
- 1.3 计算机的性能指标

第2章 数据的表示和运算

- 2.1 数制与编码
- 2.2 定点数的表示和运算
- 2.3 浮点数的表示和运算
- 2.4 算术逻辑单元alu

第3章 存储器层次结构

- 3.1 存储器的分类和层次化结构
- 3.2 半导体随机存取存储器
- 3.3 主存储器与cpu的连接
- 3.4 双口ram和多模块存储器
- 3.5 高速缓冲存储器 (cache)
- 3.6 虚拟存储器

第4章 指令系统

- 4.1 指令格式
- 4.2 指令的寻址方式
- 4.3 cisc和risc的基本概念

第5章 中央处理器

- 5.1 cpu和控制器
- 5.2 指令执行过程
- 5.3 数据通路的功能和基本结构
- 5.4 硬布线控制器和微程序控制器
- 5.5 指令流水线
- 5.6 多核处理器的基本概念

第6章 总线

- 6.1 总线概述
- 6.2 总线仲裁
- 6.3 总线操作和定时
- 6.4 总线标准

第7章 输入输出 (i/o) 系统

- 7.1 i/o系统基本概念
- 7.2 外部设备
- 7.3 i/o接口 (i/o控制器)
- 7.4 i/o方式

附录a 计算机组成原理部分模拟试题

- 模拟试题1
- 模拟试题2
- 模拟试题3
- 模拟试题4
- 模拟试题5

附录b 计算机组成原理部分模拟试题参考答案

- 模拟试题1参考答案

<<计算机组成原理联考辅导教程>>

模拟试题2参考答案

模拟试题3参考答案

模拟试题4参考答案

模拟试题5参考答案

参考文献

章节摘录

版权页：插图：页式虚拟存储器管理是一种将主存按页分配的存储管理模式，将主存和虚存的物理空间都划分为等长的固定区域，称为页面。

系统的基本信息传送单位是定长的页，通过地址变换机构实现访存过程，当访问页面不在主存时，通过页面置换算法将需要的页面调入主存。

其优点是页面的起点、终点地址是固定的，所以页表简单，调入方便，主存空间浪费小。

缺点是由于页不是逻辑上独立的实体，所以处理、保护和共享都不及段式来得方便。

3.段式虚拟存储器 段式虚拟存储器管理是一种将主存按段分配的存储管理方式。

段是利用程序的模块化性质，按照程序的逻辑结构划分成的多个相对独立部分。

系统的基本信息传送单位为段，并通过地址变换机构实现访存过程。

其优点是段的分界与程序的自然分界相对应；段的逻辑独立性使它易于编译、管理、修改和保护，也便于多道程序共享；某些类型的段（堆栈、队列）具有动态可变长度，允许自由调度以便有效利用主存空间。

缺点是因为段的长度各不相同，段的起点和终点不定，给主存空间分配带来麻烦，而且容易在段间留下许多空余的零碎存储空间不好利用，造成浪费。

4.段页式虚拟存储器 段页式虚拟存储器是段式虚拟存储器和页式虚拟存储器的结合。

在这种方式中，把程序按逻辑单位分段以后，再把每段分成固定大小的页。

程序对主存的调入调出是按页面进行的，但它又可以按段实现共享和保护。

因此，它可以兼备页式和段式系统的优点。

其缺点是在地址映射过程中需要多次查表。

在段页式虚拟存储系统中，每道程序是通过一个段表和一组页表来进行定位的。

段表中的每个表项对应一个段，每个表项有一个指向该段的页表起始地址（页号）及该段的控制保护信息。

由页表指明该段各页在主存中的位置以及是否已装入、已修改等状态信息。

<<计算机组成原理联考辅导教程>>

编辑推荐

《计算机专业考研辅导丛书：计算机组成原理联考辅导教程（2013版）》是2013考研冲刺的金钥匙。

名师指点：学科知识点归纳，难点解析，重点复习 阅卷专家点评：历年经典试卷详解，近年真题剖析，2012年真题评析 模拟试卷练习：考前热身、自测与中刺

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>